

МИНИСТЕРСТВО НАУКИ И ВЫСШЕГО ОБРАЗОВАНИЯ РОССИЙСКОЙ ФЕДЕРАЦИИ

**ФЕДЕРАЛЬНОЕ ГОСУДАРСТВЕННОЕ БЮДЖЕТНОЕ ОБРАЗОВАТЕЛЬНОЕ
УЧРЕЖДЕНИЕ ВЫСШЕГО ОБРАЗОВАНИЯ
"РЯЗАНСКИЙ ГОСУДАРСТВЕННЫЙ РАДИОТЕХНИЧЕСКИЙ УНИВЕРСИТЕТ
ИМЕНИ В.Ф. УТКИНА"**

СОГЛАСОВАНО
Зав. выпускающей кафедры

УТВЕРЖДАЮ
Проректор по УР
А.В. Корячко

Проектирование РЭС на кристалле

рабочая программа дисциплины (модуля)

Закреплена за кафедрой **Радиотехнических систем**

Учебный план v11.04.01_23_00.plx
11.04.01 Радиотехника

Квалификация **магистр**

Форма обучения **очно-заочная**

Общая трудоемкость **3 ЗЕТ**

Распределение часов дисциплины по семестрам

Семестр (<Курс>.<Семестр на курсе>)	2 (1.2)		Итого	
Неделя	16			
Вид занятий	уп	рп	уп	рп
Лекции	12	12	12	12
Практические	12	12	12	12
Иная контактная работа	0,25	0,25	0,25	0,25
Итого ауд.	24,25	24,25	24,25	24,25
Контактная работа	24,25	24,25	24,25	24,25
Сам. работа	75	75	75	75
Часы на контроль	8,75	8,75	8,75	8,75
Итого	108	108	108	108

г. Рязань

Программу составил(и):

к.т.н., доц., Холопов Иван Сергеевич

Рабочая программа дисциплины

Проектирование РЭС на кристалле

разработана в соответствии с ФГОС ВО:

ФГОС ВО - магистратура по направлению подготовки 11.04.01 Радиотехника (приказ Минобрнауки России от 19.09.2017 г. № 925)

составлена на основании учебного плана:

11.04.01 Радиотехника

утвержденного учёным советом вуза от 27.01.2023 протокол № 6.

Рабочая программа одобрена на заседании кафедры

Радиотехнических систем

Протокол от 22.06.2023 г. № 13

Срок действия программы: 2023-2026 уч.г.

Зав. кафедрой Кошелев Виталий Иванович

Визирование РПД для исполнения в очередном учебном году

Рабочая программа пересмотрена, обсуждена и одобрена для
исполнения в 2024-2025 учебном году на заседании кафедры
Радиотехнических систем

Протокол от _____ 2024 г. № ____

Зав. кафедрой _____

Визирование РПД для исполнения в очередном учебном году

Рабочая программа пересмотрена, обсуждена и одобрена для
исполнения в 2025-2026 учебном году на заседании кафедры
Радиотехнических систем

Протокол от _____ 2025 г. № ____

Зав. кафедрой _____

Визирование РПД для исполнения в очередном учебном году

Рабочая программа пересмотрена, обсуждена и одобрена для
исполнения в 2026-2027 учебном году на заседании кафедры
Радиотехнических систем

Протокол от _____ 2026 г. № ____

Зав. кафедрой _____

Визирование РПД для исполнения в очередном учебном году

Рабочая программа пересмотрена, обсуждена и одобрена для
исполнения в 2027-2028 учебном году на заседании кафедры

Радиотехнических систем

Протокол от _____ 2027 г. № ____

Зав. кафедрой _____

1. ЦЕЛИ ОСВОЕНИЯ ДИСЦИПЛИНЫ (МОДУЛЯ)

1.1	Основная цель – формирование у студентов практических навыков по проектированию цифровых устройств средствами языка VHDL в САПР Quartus II, создание системы на кристалле на основе процессора Nios II.
-----	---

2. МЕСТО ДИСЦИПЛИНЫ (МОДУЛЯ) В СТРУКТУРЕ ОБРАЗОВАТЕЛЬНОЙ ПРОГРАММЫ

Цикл (раздел) ОП:		Б1.В.ДВ.02
2.1	Требования к предварительной подготовке обучающегося:	
2.1.1	Проектно-технологическая практика	
2.1.2	Учебная практика	
2.2	Дисциплины (модули) и практики, для которых освоение данной дисциплины (модуля) необходимо как предшествующее:	
2.2.1	Научно-производственная практика	
2.2.2	Подготовка к процедуре защиты и защита выпускной квалификационной работы	
2.2.3	Преддипломная практика	

3. КОМПЕТЕНЦИИ ОБУЧАЮЩЕГОСЯ, ФОРМИРУЕМЫЕ В РЕЗУЛЬТАТЕ ОСВОЕНИЯ ДИСЦИПЛИНЫ (МОДУЛЯ)

ПК-1: Способен осуществлять руководство работами (проектами) по разработке комплекса бортового оборудования и его подсистем для авиационных комплексов различного назначения	
ПК-1.2. Разрабатывает программное обеспечения при разработке комплекса бортового оборудования и его подсистем для авиационных комплексов различного назначения	
Знать Виды микросхем программируемой логики и основы синтаксиса языка программирования VHDL для реализации систем на кристалле различного назначения.	
Уметь Работать с отладочными платами систем на кристалле в процессе разработки программного обеспечения для микросхем программируемой логики различного назначения.	
Владеть Методиками проектирования и отладки программного обеспечения для систем на кристалле с использованием САПР.	

В результате освоения дисциплины (модуля) обучающийся должен

3.1	Знать:
3.1.1	Виды микросхем программируемой логики и основы синтаксиса языка программирования VHDL для реализации систем на кристалле различного назначения.
3.2	Уметь:
3.2.1	Работать с отладочными платами систем на кристалле в процессе разработки программного обеспечения для микросхем программируемой логики различного назначения.
3.3	Владеть:
3.3.1	Методиками проектирования и отладки программного обеспечения для систем на кристалле с использованием САПР.

4. СТРУКТУРА И СОДЕРЖАНИЕ ДИСЦИПЛИНЫ (МОДУЛЯ)

Код занятия	Наименование разделов и тем /вид занятия/	Семестр / Курс	Часов	Компетенции	Литература	Форма контроля
	Раздел 1. Содержание дисциплины					
1.1	Основные сведения о программируемой логике и языке VHDL /Тема/	2	0			
1.2	Схемотехническая реализация программируемой логики. Типы микросхем программируемой логики. Языки описания аппаратуры. Стандарт IEEE 1164. Типы данных в VHDL. Сущность и архитектура. /Лек/	2	2	ПК-1.2-3 ПК-1.2-У ПК-1.2-В	Л1.1 Л1.2 Л1.3Л2.1 Л2.2Л3.1 Л3.2 Э1 Э2 Э3	
1.3	Описание проектов верхнего уровня средствами языка VHDL. /Пр/	2	2	ПК-1.2-3 ПК-1.2-У ПК-1.2-В	Л1.1 Л1.2 Л1.3Л2.1 Л2.2Л3.1 Л3.2 Э1 Э2 Э3	

1.4	Сам. раб.: Пакеты и записи в VHDL. /Ср/	2	13	ПК-1.2-3 ПК-1.2-У ПК-1.2-В	Л1.1 Л1.2 Л1.3Л2.1 Л2.2Л3.1 Л3.2 Э1 Э2 Э3	
1.5	Конвейерная обработка и параллельные операторы /Тема/	2	0			
1.6	Принцип конвейерной обработки. Параллельные операторы языка VHDL: оператор параллельного присваивания, агрегат, процесс. Декларация и подключение компонента. Карты портов. Ключевое (поименованное) и позиционное присвоение портов. /Лек/	2	2	ПК-1.2-3 ПК-1.2-У ПК-1.2-В	Л1.1 Л1.2 Л1.3Л2.1 Л2.2Л3.1 Л3.2 Э1 Э2 Э3	
1.7	VHDL архитектуры цифрового фильтра с конвейерной обработкой данных. /Пр/	2	2	ПК-1.2-3 ПК-1.2-У ПК-1.2-В	Л1.1 Л1.2 Л1.3Л2.1 Л2.2Л3.1 Л3.2 Э1 Э2 Э3	
1.8	Параллельные операторы селективного и условного присваивания. /Ср/	2	13	ПК-1.2-3 ПК-1.2-У ПК-1.2-В	Л1.1 Л1.2 Л1.3Л2.1 Л2.2Л3.1 Л3.2 Э1 Э2 Э3	
1.9	Системы на кристалле на основе процессора Nios II. Часть 1. /Тема/	2	0			
1.10	Архитектуры процессоров. Системы на кристалле. Встроенный процессор Nios II. IP-ядра. Шина Avalon. Слой абстрагирования. /Лек/	2	2	ПК-1.2-3 ПК-1.2-У ПК-1.2-В	Л1.1 Л1.2 Л1.3Л2.1 Л2.2Л3.1 Л3.2 Э1 Э2 Э3	
1.11	Синтез системы на кристалле на примере процессора Nios II. /Пр/	2	2	ПК-1.2-3 ПК-1.2-У ПК-1.2-В	Л1.1 Л1.2 Л1.3Л2.1 Л2.2Л3.1 Л3.2 Э1 Э2 Э3	
1.12	Теневые регистры процессора Nios II. /Ср/	2	13	ПК-1.2-3 ПК-1.2-У ПК-1.2-В	Л1.1 Л1.2 Л1.3Л2.1 Л2.2Л3.1 Л3.2 Э1 Э2 Э3	
1.13	Системы на кристалле на основе процессора Nios II. Часть 2. /Тема/	2	0			
1.14	Основы языка С. Реализация цифрового фильтра с заданной полосой пропускания для данных в формате с плавающей точкой. Подключение и настройка IP- ядер: UART, шина параллельного ввода-вывода PIO. /Лек/	2	2	ПК-1.2-3 ПК-1.2-У ПК-1.2-В	Л1.1 Л1.2 Л1.3Л2.1 Л2.2Л3.1 Л3.2 Э1 Э2 Э3	
1.15	Реализация цифрового фильтра с заданной полосой пропускания для данных в формате с плавающей точкой IEEE 754. /Пр/	2	2	ПК-1.2-3 ПК-1.2-У ПК-1.2-В	Л1.1 Л1.2 Л1.3Л2.1 Л2.2Л3.1 Л3.2 Э1 Э2 Э3	
1.16	Работа с программой WinFilter. /Ср/	2	12	ПК-1.2-3 ПК-1.2-У ПК-1.2-В	Л1.1 Л1.2 Л1.3Л2.1 Л2.2Л3.1 Л3.2 Э1 Э2 Э3	
1.17	Системы на кристалле на основе процессора Nios II. Часть 3. /Тема/	2	0			
1.18	Реализация цифрового фильтра с заданной полосой пропускания для данных в формате с фиксированной точкой. /Лек/	2	2	ПК-1.2-3 ПК-1.2-У ПК-1.2-В	Л1.1 Л1.2 Л1.3Л2.1 Л2.2Л3.1 Л3.2 Э1 Э2 Э3	

1.19	Реализация цифрового фильтра с заданной полосой пропускания для данных в формате с фиксированной точкой. /Пр/	2	2	ПК-1.2-3 ПК-1.2-У ПК-1.2-В	Л1.1 Л1.2 Л1.3Л2.1 Л2.2Л3.1 Л3.2 Э1 Э2 Э3	
1.20	Сравнение затрат оперативной памяти для синтеза цифрового фильтра при различном представлении чисел в Nios II. /Ср/	2	12	ПК-1.2-3 ПК-1.2-У ПК-1.2-В	Л1.1 Л1.2 Л1.3Л2.1 Л2.2Л3.1 Л3.2 Э1 Э2 Э3	
1.21	Системы на кристалле на основе процессора Nios II. Часть 4. /Тема/	2	0			
1.22	Внешние прерывания. Подключение и настройка IP- ядра таймера. Прерывания по линиям PIO. Контроллеры микросхем внешней оперативной памяти SRAM и SDRAM. /Лек/	2	2	ПК-1.2-3 ПК-1.2-У ПК-1.2-В	Л1.1 Л1.2 Л1.3Л2.1 Л2.2Л3.1 Л3.2 Э1 Э2 Э3	
1.23	Проектирование системы на кристалле на примере процессора Nios II с подключением внешней микросхемы оперативной памяти. /Пр/	2	2	ПК-1.2-3 ПК-1.2-У ПК-1.2-В	Л1.1 Л1.2 Л1.3Л2.1 Л2.2Л3.1 Л3.2 Э1 Э2 Э3	
1.24	Принцип работы статических и динамических ОЗУ. /Ср/	2	12	ПК-1.2-3 ПК-1.2-У ПК-1.2-В	Л1.1 Л1.2 Л1.3Л2.1 Л2.2Л3.1 Л3.2 Э1 Э2 Э3	
	Раздел 2. Промежуточная аттестация					
2.1	Подготовка к зачёту, иная контактная работа /Тема/	2	0			
2.2	Подготовка к зачёту. /Зачёт/	2	8,75	ПК-1.2-3 ПК-1.2-У ПК-1.2-В	Л1.1 Л1.2 Л1.3Л2.1 Л2.2Л3.1 Л3.2 Э1 Э2 Э3	
2.3	Приём зачёта. /ИКР/	2	0,25	ПК-1.2-3 ПК-1.2-У ПК-1.2-В		

5. ОЦЕНОЧНЫЕ МАТЕРИАЛЫ ПО ДИСЦИПЛИНЕ (МОДУЛЮ)

Оценочные материалы приведены в приложении к рабочей программе дисциплины (см. документ "Оценочные материалы по дисциплине "Проектирование РЭС на кристалле").

6. УЧЕБНО-МЕТОДИЧЕСКОЕ И ИНФОРМАЦИОННОЕ ОБЕСПЕЧЕНИЕ ДИСЦИПЛИНЫ (МОДУЛЯ)

6.1. Рекомендуемая литература

6.1.1. Основная литература

№	Авторы, составители	Заглавие	Издательство, год	Количество/название ЭБС
Л1.1	Поляков А. К.	Языки VHDL и VERILOG в проектировании цифровой аппаратуры	Москва: СОЛОН-Пресс, 2016, 314 с.	5-98003-016-6, http://www.iprbookshop.ru/90249.html
Л1.2	Бибилло П. Н.	Синтез логических схем с использованием языка VHDL	Москва: СОЛОН-□, 2016, 384 с.	5-93455-152-3, http://www.iprbookshop.ru/90421.html

№	Авторы, составители	Заглавие	Издательство, год	Количество/название ЭБС
Л1.3	Бибило П. Н.	Основы языка VHDL	Москва: СОЛОН-□, 2016, 200 с.	5-93455-056-X, http://www.iprbookshop.ru/90427.html
6.1.2. Дополнительная литература				
№	Авторы, составители	Заглавие	Издательство, год	Количество/название ЭБС
Л2.1	Перельройзен Е. З.	Проектируем на VHDL	Москва: СОЛОН-Пресс, 2016, 448 с.	5-98003-113-8, http://www.iprbookshop.ru/90308.html
Л2.2	Бибило П. Н., Авдеев Н. А.	VHDL. Эффективное использование при проектировании цифровых систем	Москва: СОЛОН-ПРЕСС, 2017, 342 с.	5-98003-293-2, http://www.iprbookshop.ru/90406.html
6.1.3. Методические разработки				
№	Авторы, составители	Заглавие	Издательство, год	Количество/название ЭБС
Л3.1	Бабак В. П., Корченко А. Г., Тимошенко Н. П., Филоненко С. Ф.	VHDL: Справочное пособие по основам языка	Москва: ДМК Пресс, 2010, 217 с.	978-5-94120-169-3, http://e.lanbook.com/books/element.php?pl1_id=60992
Л3.2	Поляков А.К.	Языки VHDL и VERILOG в проектировании цифровой аппаратуры	М.:СОЛОН-Пресс, 2003, 320с.	5-98003-016-6, 1
6.2. Перечень ресурсов информационно-телекоммуникационной сети "Интернет"				
Э1	Электронная база данных «Издательство Лань»			
Э2	Электронно-библиотечная система IRPbooks			
Э3	Электронная библиотека РГРТУ			
6.3 Перечень программного обеспечения и информационных справочных систем				
6.3.1 Перечень лицензионного и свободно распространяемого программного обеспечения, в том числе отечественного производства				
Наименование		Описание		
Операционная система Windows		Коммерческая лицензия		
Kaspersky Endpoint Security		Коммерческая лицензия		
Adobe Acrobat Reader		Свободное ПО		
LibreOffice		Свободное ПО		
Quartus II Web Edition ver.9.0		Свободное ПО		
6.3.2 Перечень информационных справочных систем				
6.3.2.1	Информационно-правовой портал ГАРАНТ.РУ http://www.garant.ru			
6.3.2.2	Система КонсультантПлюс http://www.consultant.ru			
6.3.2.3	Справочная правовая система «КонсультантПлюс» (договор об информационной поддержке №1342/455-100 от 28.10.2011 г.)			

7. МАТЕРИАЛЬНО-ТЕХНИЧЕСКОЕ ОБЕСПЕЧЕНИЕ ДИСЦИПЛИНЫ (МОДУЛЯ)

1	423 А Лабораторный корпус. учебная лаборатория для проведения занятий лекционного и семинарского типа, групповых и индивидуальных консультаций, для проведения самостоятельной работы обучающихся Специализированная мебель (18 посадочных мест), ПК: Intel Pentium Dual/3,24Gb – 1 шт. 1 мультимедийный проектор 1800 Ansi, экран, магнитно-маркерная доска. Компьютерная техника с возможностью подключения к сети «Интернет» и обеспечением доступа в электронную информационно-образовательную среду.
2	423 Лабораторный корпус. учебная лаборатория для проведения занятий лабораторных работ и индивидуальных консультаций, для проведения самостоятельной работы обучающихся Специализированная мебель (18 посадочных мест). Магнитно-маркерная доска. Комплект оборудования для лаборатории цветного телевидения. (4 ПК). Комплект оборудования для учебной лаборатории цветного телевидения на 2рабочих места студентов (2 ПК). ПК: Intel Pentium G2030/4Gb – 6 шт Компьютерная техника с возможностью подключения к сети «Интернет» и обеспечением доступа в электронную информационно-образовательную среду.
3	417 Лабораторный корпус. учебная лаборатория для проведения лабораторных работ, самостоятельной работы обучающихся Учебно-лабораторный комплекс «Радиолокационные станции обнаружения подвижных объектов на базе АФАР-16», РЛС-02-16. Комплект учебно-лабораторного оборудования для изучения основ радиолокации ЭЛБ-150.024.01. Учебно-лабораторные макеты: генераторы, осциллографы, радиовысотомер, отладочные комплекты, 1 мультимедийный проектор 1800 Ansi, экран, магнитно-маркерная доска, специализированная мебель. ПК: Intel Pentium G5420/8Gb – 6 шт Intel Pentium Dual/2Gb – 3 шт Компьютерная техника с возможностью подключения к сети «Интернет» и обеспечением доступа в электронную информационно-образовательную среду.

8. МЕТОДИЧЕСКИЕ МАТЕРИАЛЫ ПО ДИСЦИПЛИНЕ (МОДУЛЮ)

Методические указания по освоению дисциплины "Проектирование РЭС на кристалле" представлены в приложении к рабочей программе дисциплины.

Оператор ЭДО ООО "Компания "Тензор"

ДОКУМЕНТ ПОДПИСАН ЭЛЕКТРОННОЙ ПОДПИСЬЮ

ПОДПИСАНО
ЗАВЕДУЮЩИМ
КАФЕДРЫ

ФГБОУ ВО "РГРТУ", РГРТУ, Кошелев Виталий
Иванович, Заведующий кафедрой РТС

09.10.23 16:26 (MSK)

Простая подпись

ПОДПИСАНО
ЗАВЕДУЮЩИМ
ВЫПУСКАЮЩЕЙ
КАФЕДРЫ

ФГБОУ ВО "РГРТУ", РГРТУ, Кошелев Виталий
Иванович, Заведующий кафедрой РТС

09.10.23 16:26 (MSK)

Простая подпись

ПОДПИСАНО
ПРОРЕКТОРОМ ПО УР

ФГБОУ ВО "РГРТУ", РГРТУ, Корячко Алексей
Вячеславович, Проректор по учебной работе

09.10.23 16:30 (MSK)

Простая подпись