

МИНИСТЕРСТВО НАУКИ И ВЫСШЕГО ОБРАЗОВАНИЯ
РОССИЙСКОЙ ФЕДЕРАЦИИ

ФЕДЕРАЛЬНОЕ ГОСУДАРСТВЕННОЕ БЮДЖЕТНОЕ ОБРАЗОВАТЕЛЬНОЕ
УЧРЕЖДЕНИЕ ВЫСШЕГО ОБРАЗОВАНИЯ
«Рязанский государственный радиотехнический университет
имени В.Ф. Уткина»

КАФЕДРА СИСТЕМ АВТОМАТИЗИРОВАННОГО ПРОЕКТИРОВАНИЯ
ВЫЧИСЛИТЕЛЬНЫХ СРЕДСТВ

МЕТОДИЧЕСКОЕ ОБЕСПЕЧЕНИЕ

по дисциплине

ФТД.О.03 «Синтез цифровых устройств на базе ПЛИС»

Направление подготовки

11.03.03 Конструирование и технология электронных средств

Квалификация (степень) выпускника — бакалавр

Форма обучения — очная

Рязань, 2021 г.

Методические указания для обучающихся по освоению дисциплины

Для освоения дисциплины требуется предварительная подготовка в области программирования на любом из языков программирования высокого уровня.

Обязательное условие успешного усвоения курса – большой объём самостоятельно проделанной работы.

Рекомендуется следующим образом организовать время, необходимое для изучения дисциплины:

Изучение конспекта лекции в тот же день, после лекции – 10-15 минут.

Кроме чтения учебной литературы из обязательного списка рекомендуется активно использовать информационные ресурсы сети Интернет по изучаемой теме. Ответы на многие вопросы, связанные с программированием аппаратуры интегральных схем на языке VHDL, можно получить в сети Интернет на соответствующих информационных ресурсах

Самостоятельное изучение тем учебной дисциплины способствует:

- закреплению знаний, умений и навыков, полученных в ходе аудиторных занятий;
- углублению и расширению знаний по отдельным вопросам и темам дисциплины.

Самостоятельная работа как вид учебной работы может использоваться на лекциях, а также иметь самостоятельное значение – внеаудиторная самостоятельная работа обучающихся – при подготовке к лекциям, а также к теоретическому зачету.

Перечень учебно-методического обеспечения для самостоятельной работы обучающихся по дисциплине

1. Основы языка VHDL. Часть 1 [Электронный ресурс]: методические указания к лабораторным работам / Рязан. гос. радиотехн. ун-т; сост.: А.Н. Сапрыкин, А.М. Гостин. Рязань, 2015. 16 с. — Режим доступа: <http://elibrsreu.ru/ebs/download/556>
2. Основы языка VHDL. Часть 2 [Электронный ресурс]: методические указания к лабораторным работам / Рязан. гос. радиотехн. ун-т; сост.: А.Н. Сапрыкин, А.М. Гостин. Рязань, 2016. 16 с. — Режим доступа: <http://elibrsreu.ru/ebs/download/560>
3. Основы языка VHDL. Часть 3 [Электронный ресурс]: методические указания к лабораторным работам / Рязан. гос. радиотехн. ун-т; сост.: А.Н. Сапрыкин, А.М. Гостин. Рязань, 2017. 16 с. — Режим доступа: <http://elibrsreu.ru/ebs/download/568>
4. Основы языка VHDL. Часть 4 [Электронный ресурс]: методические указания к лабораторным работам / Рязан. гос. радиотехн. ун-т; сост.: А.Н. Сапрыкин, А.М. Гостин. Рязань, 2018. 16 с. — Режим доступа: <https://elibrsreu.ru/ebs/download/1870>