

МИНИСТЕРСТВО НАУКИ И ВЫСШЕГО ОБРАЗОВАНИЯ РОССИЙСКОЙ ФЕДЕРАЦИИ
**ФЕДЕРАЛЬНОЕ ГОСУДАРСТВЕННОЕ БЮДЖЕТНОЕ ОБРАЗОВАТЕЛЬНОЕ
УЧРЕЖДЕНИЕ ВЫСШЕГО ОБРАЗОВАНИЯ
"РЯЗАНСКИЙ ГОСУДАРСТВЕННЫЙ РАДИОТЕХНИЧЕСКИЙ УНИВЕРСИТЕТ
ИМЕНИ В.Ф. УТКИНА"**

СОГЛАСОВАНО
Зав. выпускающей кафедры

УТВЕРЖДАЮ

**Программирование специализированных
вычислителей**
рабочая программа дисциплины (модуля)

Закреплена за кафедрой **Вычислительной и прикладной математики**

Учебный план 09.03.04 24 00 МГТУ.plx
09.03.04 Программная инженерия

Квалификация **бакалавр**

Форма обучения **очная**

Общая трудоемкость **3 ЗЕТ**

Распределение часов дисциплины по семестрам

Семестр (<Курс>.<Семестр на курсе>)	7 (4.1)		Итого	
Неделя	16			
Вид занятий	УП	РП	УП	РП
Лекции	16	16	16	16
Лабораторные	16	16	16	16
Практические	32	32	32	32
Иная контактная работа	0,25	0,25	0,25	0,25
Итого ауд.	64,25	64,25	64,25	64,25
Контактная работа	64,25	64,25	64,25	64,25
Сам. работа	35	35	35	35
Часы на контроль	8,75	8,75	8,75	8,75
Итого	108	108	108	108

г. Рязань

Программу составил(и):

д.техн.н., проф., Овечкин Г.В.

Рабочая программа дисциплины

Программирование специализированных вычислителей

разработана в соответствии с ФГОС ВО:

ФГОС ВО - бакалавриат по направлению подготовки 09.03.04 Программная инженерия (приказ Минобрнауки России от 19.09.2017 г. № 920)

составлена на основании учебного плана:

09.03.04 Программная инженерия

утвержденного учёным советом вуза от 26.01.2024 протокол № 8.

Рабочая программа одобрена на заседании кафедры

Вычислительной и прикладной математики

Протокол от 19.06.2024 г. № 10

Срок действия программы: 2024-2028 уч.г.

Зав. кафедрой Овечкин Геннадий Владимирович

Визирование РПД для исполнения в очередном учебном году

Рабочая программа пересмотрена, обсуждена и одобрена для
исполнения в 2025-2026 учебном году на заседании кафедры
Вычислительной и прикладной математики

Протокол от ____ 2025 г. № ____

Зав. кафедрой _____

Визирование РПД для исполнения в очередном учебном году

Рабочая программа пересмотрена, обсуждена и одобрена для
исполнения в 2026-2027 учебном году на заседании кафедры
Вычислительной и прикладной математики

Протокол от ____ 2026 г. № ____

Зав. кафедрой _____

Визирование РПД для исполнения в очередном учебном году

Рабочая программа пересмотрена, обсуждена и одобрена для
исполнения в 2027-2028 учебном году на заседании кафедры
Вычислительной и прикладной математики

Протокол от ____ 2027 г. № ____

Зав. кафедрой _____

Визирование РПД для исполнения в очередном учебном году

Рабочая программа пересмотрена, обсуждена и одобрена для
исполнения в 2028-2029 учебном году на заседании кафедры

Вычислительной и прикладной математики

Протокол от ____ 2028 г. № ____

Зав. кафедрой _____

1. ЦЕЛИ ОСВОЕНИЯ ДИСЦИПЛИНЫ (МОДУЛЯ)

1.1	Цель:
1.2	освоение студентами средств программирования современных специализированных вычислительных устройств.
1.3	Задачи:
1.4	- изучение архитектур основных специализированных вычислительных устройств;
1.5	- изучение основы программирования современных специализированных устройств;
1.6	- освоение параллельных алгоритмов решения задач, требующих больших вычислительных ресурсов.

2. МЕСТО ДИСЦИПЛИНЫ (МОДУЛЯ) В СТРУКТУРЕ ОБРАЗОВАТЕЛЬНОЙ ПРОГРАММЫ

Цикл (раздел) ОП:	
2.1	Требования к предварительной подготовке обучающегося:
2.1.1	Архитектура ЭВМ
2.1.2	Операционные системы
2.2	Дисциплины (модули) и практики, для которых освоение данной дисциплины (модуля) необходимо как предшествующее:
2.2.1	Выполнение и защита выпускной квалификационной работы

3. КОМПЕТЕНЦИИ ОБУЧАЮЩЕГОСЯ, ФОРМИРУЕМЫЕ В РЕЗУЛЬТАТЕ ОСВОЕНИЯ ДИСЦИПЛИНЫ (МОДУЛЯ)**ПК-6: Способен использовать инструментальные средства для решения задач машинного обучения****ПК-6.3. Создает, поддерживает и использует системы искусственного интеллекта, включающие разработанные модели и методы, с применением выбранных инструментов машинного обучения****Знать**

принципы построения систем искусственного интеллекта, методы и подходы к планированию и реализации проектов по созданию систем искусственного интеллекта с применением машинного обучения; методологию проведения массово-параллельных вычислений для ускорения машинного обучения (с использованием GPU); принципы работы распределенных кластерных систем.

Уметь

решать задачи по выполнению коллективной проектной деятельности для создания, поддержки и использования системы искусственного интеллекта с применением машинного обучения и массово-параллельных вычислений для ускорения машинного обучения; работать с распределенной кластерной системой при создании, поддержке и использовании систем искусственного интеллекта.

Владеть

основами создания, поддержки и использования систем искусственного интеллекта с применением выбранных инструментов машинного обучения.

В результате освоения дисциплины (модуля) обучающийся должен

3.1	Знать:
3.1.1	-Принципы параллельных вычислений.
3.1.2	-Необходимость и актуальность параллельных вычислений.
3.1.3	-Различия между многозадачностью и многопоточностью.
3.1.4	-Определение эффективности параллельного алгоритма.
3.2	Уметь:
3.2.1	-Применять полученные знания на практике для ускорения решения задач машинного обучения
3.3	Владеть:
3.3.1	-Исследования быстродействия параллельных вычислительных систем и разработка параллельных алгоритмов

4. СТРУКТУРА И СОДЕРЖАНИЕ ДИСЦИПЛИНЫ (МОДУЛЯ)

Код занятия	Наименование разделов и тем /вид занятия/	Семестр / Курс	Часов	Компетенции	Литература	Форма контроля
	Раздел 1. Основы параллельного программирования					

1.1	Принципы параллельных вычислений. Необходимость и актуальность параллельных вычислений. Различия между многозадачностью и многопоточностью. Определение эффективности параллельного алгоритма. Характеристики производительности и масштабируемости параллельной ЭВМ. Закон Амдала и его следствия. Гипотеза Минского. Общая схема и методика разработки параллельных алгоритмов. Примеры использования методики разработки параллельных алгоритмов. /Тема/	7	0			
1.2	Принципы параллельных вычислений. Необходимость и актуальность параллельных вычислений. Различия между многозадачностью и многопоточностью. Определение эффективности параллельного алгоритма. Характеристики производительности и масштабируемости параллельной ЭВМ. Закон Амдала и его следствия. Гипотеза Минского. Общая схема и методика разработки параллельных алгоритмов. Примеры использования методики разработки параллельных алгоритмов. /Лек/	7	4	ПК-6.3-З ПК-6.3-У ПК-6.3-В	Л1.4 Л1.1 Л1.5 Л1.3 Л1.2Л2.4 Л2.1 Л2.3 Л2.2Л3.1 Л3.2 Э1	Зачет
1.3	Лабораторная работа «Исследование быстродействия параллельных вычислительных систем и разработка параллельных алгоритмов» /Лаб/	7	6	ПК-6.3-З ПК-6.3-У ПК-6.3-В	Л1.4 Л1.1 Л1.5 Л1.2Л2.4 Л2.1 Л2.3 Л2.2Л3.1 Л3.2 Э1	Зачет
1.4	Проработка учебного материала лекций /Ср/	7	2	ПК-6.3-З ПК-6.3-У ПК-6.3-В	Л1.4 Л1.1 Л1.5 Л1.2Л2.4 Л2.1 Л2.3 Л2.2Л3.1 Л3.2 Э1	Зачет
1.5	Классификация параллельных архитектур. Параллелизм на уровне инструкций. Векторные вычисления. Обобщенная систематика Флинна и ее детализация. Понятия мультипроцессора, мультимикропроцессора, вычислительного кластера. Особенности применения и доступные для различных архитектур технологии программирования. Топологии сетей передачи данных в мультимикропроцессорах. Обзор актуальных архитектур, примеры разработок. /Тема/	7	0			
1.6	Классификация параллельных архитектур. Параллелизм на уровне инструкций. Векторные вычисления. Обобщенная систематика Флинна и ее детализация. Понятия мультипроцессора, мультимикропроцессора, вычислительного кластера. Особенности применения и доступные для различных архитектур технологии программирования. Топологии сетей передачи данных в мультимикропроцессорах. Обзор актуальных архитектур, примеры разработок. /Лек/	7	2	ПК-6.3-З ПК-6.3-У ПК-6.3-В	Л1.4 Л1.1 Л1.5 Л1.2Л2.4 Л2.1 Л2.3 Л2.2Л3.1 Л3.2 Э1	Зачет

1.7	Лабораторная работа «Исследование быстродействия параллельных вычислительных систем и разработка параллельных алгоритмов» /Пр/	7	6	ПК-6.3-З ПК-6.3-У ПК-6.3-В	Л1.4 Л1.1 Л1.5 Л1.2Л2.4 Л2.1 Л2.3 Л2.2Л3.1 Л3.2 Э1	Зачет
1.8	Подготовка к лабораторным работам /Ср/	7	6	ПК-6.3-З ПК-6.3-У ПК-6.3-В	Л1.4 Л1.1 Л1.5 Л1.2Л2.4 Л2.1 Л2.3 Л2.2Л3.1 Л3.2 Э1	Зачет
1.9	Исследование быстродействия параллельных вычислительных систем и разработка параллельных алгоритмов /Тема/	7	0			
1.10	Лабораторная работа «Исследование быстродействия параллельных вычислительных систем и разработка параллельных алгоритмов» /Пр/	7	4	ПК-6.3-З ПК-6.3-У ПК-6.3-В	Л1.4 Л1.1 Л1.5 Л1.2Л2.4 Л2.1 Л2.3 Л2.2Л3.1 Л3.2	Зачет
1.11	Исследование быстродействия параллельных вычислительных систем и разработка параллельных алгоритмов /Ср/	7	2,5	ПК-6.3-З ПК-6.3-У ПК-6.3-В	Л1.4 Л1.1 Л1.5 Л1.2Л2.4 Л2.1 Л2.3 Л2.2Л3.1 Л3.2	Зачет
	Раздел 2. Знакомство с технологиями CUDA и OpenCL					
2.1	Введение в вычисления общего назначения с использованием GPU, архитектурные отличия от CPU. Архитектура графического процессора на основе CUDA NVIDIA. SIMD-инструкции. Наборы инструментов. Структура простейшего приложения, шаблоны программирования, модель исполнения. Основные идеи повышения производительности в модели CUDA, способы преодоления проблем производительности современных массовых процессоров. CUDA-расширения языков программирования. API CUDA Runtime. Платформа Rapids. /Тема/	7	0			
2.2	Введение в вычисления общего назначения с использованием GPU, архитектурные отличия от CPU. Архитектура графического процессора на основе CUDA NVIDIA. SIMD-инструкции. Наборы инструментов. Структура простейшего приложения, шаблоны программирования, модель исполнения. Основные идеи повышения производительности в модели CUDA, способы преодоления проблем производительности современных массовых процессоров. CUDA-расширения языков программирования. API CUDA Runtime. Платформа Rapids. /Лек/	7	2	ПК-6.3-З ПК-6.3-У ПК-6.3-В	Л1.4 Л1.1 Л1.5 Л1.2Л2.4 Л2.1 Л2.3 Л2.2Л3.1 Л3.2 Э1	Зачет
2.3	Лабораторная работа «Использование графического ускорителя на основе CUDA и OpenCL» /Пр/	7	6	ПК-6.3-З ПК-6.3-У ПК-6.3-В	Л1.4 Л1.1 Л1.5 Л1.2Л2.4 Л2.1 Л2.3 Л2.2Л3.1 Л3.2 Э1	Зачет

2.4	Проработка учебного материала лекций /Ср/	7	2	ПК-6.3-3 ПК-6.3-У ПК-6.3-В	Л1.4 Л1.1 Л1.5 Л1.2Л2.4 Л2.1 Л2.3 Л2.2Л3.1 Л3.2 Э1	Зачет
2.5	Введение в вычисления общего назначения с применением архитектуры OpenCL. Иерархия моделей. Понятие гетерогенной вычислительной системы. Основные и принципиальные отличия от технологий CUDA. Модель платформы, памяти, исполнения и программирования OpenCL. Основные идеи повышения производительности, оптимизация. Структура простейшего приложения, шаблоны программирования. Примеры программ для решения задач с применением OpenCL. Платформа Radeon Open Compute. /Тема/	7	0			
2.6	Лабораторная работа «Использование графического ускорителя на основе CUDA и OpenCL» /Лаб/	7	4	ПК-6.3-3 ПК-6.3-У ПК-6.3-В	Л1.4 Л1.1 Л1.5 Л1.2Л2.4 Л2.1 Л2.3 Л2.2Л3.1 Л3.2 Э1	Зачет
2.7	Введение в вычисления общего назначения с применением архитектуры OpenCL. Иерархия моделей. Понятие гетерогенной вычислительной системы. Основные и принципиальные отличия от технологий CUDA. Модель платформы, памяти, исполнения и программирования OpenCL. Основные идеи повышения производительности, оптимизация. Структура простейшего приложения, шаблоны программирования. Примеры программ для решения задач /Пр/	7	2	ПК-6.3-3 ПК-6.3-У ПК-6.3-В	Л1.4 Л1.1 Л1.5 Л1.2Л2.4 Л2.1 Л2.3 Л2.2Л3.1 Л3.2 Э1	Зачет
2.8	Подготовка к лабораторным работам /Ср/	7	4	ПК-6.3-3 ПК-6.3-У ПК-6.3-В	Л1.4 Л1.1 Л1.5 Л1.2Л2.4 Л2.1 Л2.3 Л2.2Л3.1 Л3.2 Э1	Зачет
	Раздел 3. Технология программирования МЦСТ Эльбрус					

3.1	Архитектура процессора с длинным командным словом (VLIW). История процессоров с горизонтальной и микропрограммируемой архитектурой, предшественники и мотивация идеи VLIW процессора. Структура процессора E2k. Слоги длинного командного слова процессора E2k. Реализация спекулятивных вычислений. Особенности операции ветвления в процессоре E2k. Аппаратная поддержка стека вызова в регистровом файле. Структура инструментального комплекса процессора E2k. Эффективность распараллеливающего, упаковывающего длинные слова компилятора на примерах, разработанных для векторизующих компиляторов. Ливеморские циклы. /Тема/	7	0			
3.2	Архитектура процессора с длинным командным словом (VLIW). История процессоров с горизонтальной и микропрограммируемой архитектурой, предшественники и мотивация идеи VLIW процессора. Структура процессора E2k. Слоги длинного командного слова процессора E2k. Реализация спекулятивных вычислений. Особенности операции ветвления в процессоре E2k. Аппаратная поддержка стека вызова в регистровом файле. Структура инструментального комплекса процессора E2k. Эффективность распараллеливающего, упаковывающего длинные слова компилятора на примерах, разработанных для векторизующих компиляторов. Ливеморские циклы. /Лек/	7	2	ПК-6.3-3 ПК-6.3-У ПК-6.3-В	Л1.4 Л1.1 Л1.5 Л1.2Л2.4 Л2.1 Л2.3 Л2.2Л3.1 Л3.2 Э1	Зачет
3.3	Лабораторная работа «Использование процессора E2k для оценки возможностей распараллеливающего компилятора lcc. Ливеморские циклы» /Пр/	7	6	ПК-6.3-3 ПК-6.3-У ПК-6.3-В	Л1.4 Л1.1 Л1.5 Л1.2Л2.4 Л2.1 Л2.3 Л2.2Л3.1 Л3.2 Э1	Зачет
3.4	Проработка учебного материала лекций /Ср/	7	3	ПК-6.3-3 ПК-6.3-У ПК-6.3-В	Л1.4 Л1.1 Л1.5 Л1.2Л2.4 Л2.1 Л2.3 Л2.2Л3.1 Л3.2 Э1	Зачет
3.5	Ассемблер процессора E2k, программирование, анализ и оптимизация. Представительные функции библиотеки. Математические библиотеки. Функции линейной алгебры. Уровни оптимизации /Тема/	7	0			
3.6	Ассемблер процессора E2k, программирование, анализ и оптимизация. Представительные функции библиотеки. Математические библиотеки. Функции линейной алгебры. Уровни оптимизации /Лек/	7	2	ПК-6.3-3 ПК-6.3-У ПК-6.3-В	Л1.4 Л1.1 Л1.5 Л1.2Л2.4 Л2.1 Л2.3 Л2.2Л3.1 Л3.2 Э1	Зачет

3.7	Лабораторная работа «Использование процессора E2k для оценки возможностей распараллеливающего компилятора lcc. Ливеморские циклы» /Пр/	7	4	ПК-6.3-3 ПК-6.3-У ПК-6.3-В	Л1.4 Л1.1 Л1.5 Л1.2Л2.4 Л2.1 Л2.3 Л2.2Л3.1 Л3.2 Э1	Зачет
3.8	Подготовка к лабораторным работам /Ср/	7	4	ПК-6.3-3 ПК-6.3-У ПК-6.3-В	Л1.4 Л1.1 Л1.5 Л1.2Л2.4 Л2.1 Л2.3 Л2.2Л3.1 Л3.2 Э1	Зачет
	Раздел 4. Технология программирования сопроцессоров					
4.1	Классификация сопроцессоров. Математические сопроцессоры Узкоспециализованные вычисления. Характерные особенности. Необходимость и актуальность сопроцессоров. Архитектурные и программные решения. /Тема/	7	0			
4.2	Классификация сопроцессоров. Математические сопроцессоры Узкоспециализованные вычисления. Характерные особенности. Необходимость и актуальность сопроцессоров. Архитектурные и программные решения. /Лек/	7	2	ПК-6.3-3 ПК-6.3-У ПК-6.3-В	Л1.4 Л1.1 Л1.5 Л1.2Л2.4 Л2.1 Л2.3 Л2.2Л3.1 Л3.2 Э1	Зачет
4.3	Лабораторная работа «Разработка векторно-матричного сопроцессора. Использования» /Пр/	7	4	ПК-6.3-3 ПК-6.3-У ПК-6.3-В	Л1.4 Л1.1 Л1.5 Л1.2Л2.4 Л2.1 Л2.3 Л2.2Л3.1 Л3.2 Э1	Зачет
4.4	Проработка учебного материала лекций /Ср/	7	2	ПК-6.3-3 ПК-6.3-У ПК-6.3-В	Л1.4 Л1.1 Л1.5 Л1.2Л2.4 Л2.1 Л2.3 Л2.2Л3.1 Л3.2 Э1	Зачет
4.5	Векторные сопроцессоры. Нейронные сопроцессоры. Различия сопроцессоров и ускорителей вычислений. Мемоизация и оптимизация вычислений. Матричные сопроцессоры. Структура простейшего приложения, шаблоны программирования. /Тема/	7	0			
4.6	Векторные сопроцессоры. Нейронные сопроцессоры. Различия сопроцессоров и ускорителей вычислений. Мемоизация и оптимизация вычислений. Матричные сопроцессоры. Структура простейшего приложения, шаблоны программирования. /Лек/	7	2	ПК-6.3-3 ПК-6.3-У ПК-6.3-В	Л1.4 Л1.1 Л1.5 Л1.2Л2.4 Л2.1 Л2.3 Л2.2Л3.1 Л3.2 Э1	Зачет
4.7	Лабораторная работа «Разработка векторно-матричного сопроцессора. Использования» /Лаб/	7	4	ПК-6.3-3 ПК-6.3-У ПК-6.3-В	Л1.4 Л1.1 Л1.5 Л1.2Л2.4 Л2.1 Л2.3 Л2.2Л3.1 Л3.2 Э1	Зачет

4.8	Подготовка к лабораторным работам /Ср/	7	6	ПК-6.3-З ПК-6.3-У ПК-6.3-В	Л1.4 Л1.1 Л1.5 Л1.2Л2.4 Л2.1 Л2.3 Л2.2Л3.1 Л3.2 Э1	Зачет
4.9	Разработка векторно-матричного сопроцессора. Исползования /Тема/	7	0			
4.10	Лабораторная работа «Разработка векторно-матричного сопроцессора. Исползования» /Лаб/	7	2	ПК-6.3-З ПК-6.3-У ПК-6.3-В	Л1.4 Л1.1 Л1.5 Л1.2Л2.4 Л2.1 Л2.3 Л2.2Л3.1 Л3.2 Э1	Зачет
4.11	Разработка векторно-матричного сопроцессора. Исползования /Ср/	7	3,5	ПК-6.3-З ПК-6.3-У ПК-6.3-В	Л1.4 Л1.1 Л1.5 Л1.2Л2.4 Л2.1 Л2.3 Л2.2Л3.1 Л3.2 Э1	Зачет
	Раздел 5. Подготовка к зачету					
5.1	Подготовка к зачету /Тема/	7	0			
5.2	Подготовка к зачету /Зачёт/	7	8,75	ПК-6.3-З ПК-6.3-У ПК-6.3-В	Л1.4 Л1.1 Л1.5 Л1.2Л2.4 Л2.1 Л2.3 Л2.2Л3.1 Л3.2 Э1	Зачет
5.3	Зачет /ИКР/	7	0,25	ПК-6.3-З ПК-6.3-У ПК-6.3-В	Л1.4 Л1.1 Л1.5 Л1.2Л2.4 Л2.1 Л2.3 Л2.2Л3.1 Л3.2 Э1	Зачет

5. ОЦЕНОЧНЫЕ МАТЕРИАЛЫ ПО ДИСЦИПЛИНЕ (МОДУЛЮ)

Фонд оценочных средств по дисциплине представлен в Приложении к рабочей программе дисциплины (см. документ «Оценочные материалы по дисциплине «Программирование специализированных вычислителей»).

6. УЧЕБНО-МЕТОДИЧЕСКОЕ И ИНФОРМАЦИОННОЕ ОБЕСПЕЧЕНИЕ ДИСЦИПЛИНЫ (МОДУЛЯ)

6.1. Рекомендуемая литература

6.1.1. Основная литература

№	Авторы, составители	Заглавие	Издательство, год	Количество/название ЭБС
Л1.1	Антонов А. С.	Параллельное программирование с использованием технологии MPI	Москва: Интернет-Университет Информационных Технологий (ИНТУИТ), 2016, 83 с.	2227-8397, http://www.iprbookshop.ru/73704.html

№	Авторы, составители	Заглавие	Издательство, год	Количество/название ЭБС
Л1.2	Земляная Е. В., Башакин М. В.	Введение в параллельное программирование на основе технологий MPI и OpenMP : учебное пособие	Дубна: Государственный университет «Дубна», 2023, 101 с.	978-5-89847-696-0, https://e.lanbook.com/book/369416
Л1.3	Елесина С. И.	Основы работы с технологией параллельных вычислений CUDA : учебное пособие	Рязань: РГРТУ, 2020, 80 с.	, https://e.lanbook.com/book/220436
Л1.4	Выжигин А. Ю.	Информатика и программирование : учебное пособие	Москва: Московский гуманитарный университет, 2012, 294 с.	978-5-98079-819-2, http://www.iprbookshop.ru/14517.html
Л1.5	Антонов, А. С.	Параллельное программирование с использованием технологии MPI : учебное пособие	Москва: Интернет-Университет Информационных Технологий (ИНТУИТ), Ай Пи Ар Медиа, 2021, 83 с.	978-5-4497-0934-9, https://www.iprbookshop.ru/102043.html

6.1.2. Дополнительная литература

№	Авторы, составители	Заглавие	Издательство, год	Количество/название ЭБС
Л2.1	Шишкин А. Д.	Программирование на языке Си : учебное пособие	Санкт-Петербург: Российский государственный гидрометеорологический университет, 2003, 104 с.	2227-8397, http://www.iprbookshop.ru/17959.html
Л2.2	Малявко А. А.	Параллельное программирование на основе технологий OpenMP, MPI, CUDA : учеб. пособие	Новосибирск: НГТУ, 2015, 116 с.	978-5-7782-2614-2, https://e.lanbook.com/book/118245
Л2.3	Антонов А. С.	Параллельное программирование с использованием технологии MPI	Москва: ИНТУИТ, 2016, 83 с.	, https://e.lanbook.com/book/100359
Л2.4	Шишкин А. Д., Чернецова Е. А.	Практикум «Программирование на языке Си»	Санкт-Петербург: Российский государственный гидрометеорологический университет, 2003, 52 с.	5-86813-045-6, http://www.iprbookshop.ru/17958.html

6.1.3. Методические разработки

№	Авторы, составители	Заглавие	Издательство, год	Количество/название ЭБС
---	---------------------	----------	-------------------	-------------------------

№	Авторы, составители	Заглавие	Издательство, год	Количество/название ЭБС
ЛЗ.1	Минязев Р. Ш.	Параллельное программирование (MPI, OpenMP, CUDA) : учебно-методическое пособие	Казань: КНИТУ-КАИ, 2021, 68 с.	978-5-7579-2567-7, https://e.lanbook.com/book/264890
ЛЗ.2	Овечкин Г.В.	Оценочные и методические материалы по дисциплине «Программирование специализированных вычислителей» : Методические указания	Рязань: , 2023,	, https://elibrary.ru/ebs/download/3876

6.2. Перечень ресурсов информационно-телекоммуникационной сети "Интернет"

Э1	Электронная библиотека eLib
----	-----------------------------

6.3 Перечень программного обеспечения и информационных справочных систем

6.3.1 Перечень лицензионного и свободно распространяемого программного обеспечения, в том числе отечественного производства

Наименование	Описание
Visual studio community	Свободное ПО
Chrome	Свободное ПО
Python	Свободно распространяемое программное обеспечение под лицензиями

6.3.2 Перечень информационных справочных систем

6.3.2.1	Информационно-правовой портал ГАРАНТ.РУ http://www.garant.ru
6.3.2.2	Система КонсультантПлюс http://www.consultant.ru
6.3.2.3	Справочная правовая система «КонсультантПлюс» (договор об информационной поддержке №1342/455-100 от 28.10.2011 г.)

7. МАТЕРИАЛЬНО-ТЕХНИЧЕСКОЕ ОБЕСПЕЧЕНИЕ ДИСЦИПЛИНЫ (МОДУЛЯ)

1	106 учебно-административный корпус. Учебная аудитория для проведения занятий лекционного и семинарского типа, групповых и индивидуальных консультаций, текущего контроля и промежуточной аттестации 30 мест проектор BENQ 11 ПК с возможностью подключения к сети «Интернет» и обеспечением доступа в электронную информационно-образовательную среду: ЦП: AMD 3411, ОЗУ: 4Гб, ПЗУ:780 Гб (4 штук); ЦП: AMD 3013, ОЗУ: 4 Гб, ПЗУ: 780 Гб (3 штук); ЦП: Intel Pentium 4 class 2659, ОЗУ: 1 Гб, ПЗУ: 50 Гб (4 штук).
2	106а учебно-административный корпус. Учебная аудитория для проведения занятий лекционного и семинарского типа, групповых и индивидуальных консультаций, текущего контроля и промежуточной аттестации 42 мест проектор BENQ 15 ПК с возможностью подключения к сети «Интернет» и обеспечением доступа в электронную информационно-образовательную среду: ЦП: 2x Intel Pentium II/III class 2126, ОЗУ: 2 Гб, ПЗУ: 74 Гб (1 шт) ЦП: Intel Pentium II/III class 3192, ОЗУ: 4 Гб, ПЗУ: 200 Гб (13 шт.) ЦП: Intel Pentium II/III class 2128, ОЗУ: 2 Гб ПЗУ: 74 Гб (1 шт.)
3	110 учебно-административный корпус. Учебная аудитория для проведения занятий лекционного и семинарского типа, групповых и индивидуальных консультаций, текущего контроля и промежуточной аттестации 20 мест Проектор: HITACHI CP-X400 3LCD 21 ПК с возможностью подключения к сети «Интернет» и обеспечением доступа в электронную информационно-образовательную среду: ЦП: Intel Core i5-4570 ОЗУ: 8 Гб ПЗУ: 1 Тб (1 шт.)

4	206-1 учебно-административный корпус. Учебная аудитория для проведения занятий лекционного и семинарского типа, групповых и индивидуальных консультаций, текущего контроля и промежуточной аттестации 42 мест, 1 ПК: ЦП: Intel Pentium 4 class 3200 ОЗУ: 1 Гб ПЗУ: 80 Гб Телевизор: PHILIPS U7PEL4606H/60 документ-камера: AVER Media POB3 (AverVision 330)
5	206-2 учебно-административный корпус. Учебная аудитория для проведения занятий лекционного и семинарского типа, групповых и индивидуальных консультаций, текущего контроля и промежуточной аттестации 18 мест, Телевизор PHILIPS 46PFL3208T/60; документ-камера: AverVisionF33 POE7D; 20 ПК с возможностью подключения к сети «Интернет» и обеспечением доступа в электронную информационно-образовательную среду: ЦП: Intel Pentium II/III class 2327 ОЗУ: 2 Гб ПЗУ: 80 Гб (1 шт.) ЦП: Intel Pentium III 2992 ОЗУ: 1,5 Гб ПЗУ: 150 Гб (1 шт.) ЦП: Intel Pentium III 2660 ОЗУ: 2 Гб ПЗУ: 80 Гб (9 шт.) ЦП: Intel Pentium III 2793 ОЗУ: 2 Гб ПЗУ: 100 Гб (1 шт.) ЦП: Intel Pentium II/III class 2660 ОЗУ: 1 Гб ПЗУ: 50 Гб (1 шт.) ЦП: Intel Pentium III 2527 ОЗУ: 2 Гб ПЗУ: 100 Гб (1 шт.) ЦП: Intel Pentium III 3158 ОЗУ: 2 Гб ПЗУ: 50 Гб (3 шт.) ЦП: Intel Pentium III 2826 ОЗУ: 2 Гб ПЗУ: 100 Гб (2 шт.) ЦП: Intel Pentium III 2693 ОЗУ: 1,5 Гб ПЗУ: 100 Гб (1 шт.)
6	206-3 учебно-административный корпус. Учебная аудитория для проведения практических занятий, лабораторных работ Проектор: InFocus LP640 18 ПК с возможностью подключения к сети «Интернет» и обеспечением доступа в электронную информационно-образовательную среду: ЦП: Intel Core 2 ОЗУ: 4 Гб ПЗУ: 70 Гб (19 шт.)
7	206-4 учебно-административный корпус. Учебная аудитория для проведения практических занятий, лабораторных работ 18 ПК с возможностью подключения к сети «Интернет» и обеспечением доступа в электронную информационно-образовательную среду: ЦП: Pentium 4 class 2800 ОЗУ: 1 Гб ПЗУ: 50 Гб (8 шт.) ЦП: Intel Pentium II/III class 2327 ОЗУ: 2 Гб ПЗУ: 50 Гб (10 шт.)

8	206-5 учебно-административный корпус. Учебная аудитория для проведения практических занятий, лабораторных работ 24 ПК с возможностью подключения к сети «Интернет» и обеспечением доступа в электронную информационно-образовательную среду: ЦП: Intel Pentium II/III class 2394 ОЗУ: 2 Гб ПЗУ: 70 Гб (17 шт.) ЦП: Intel Pentium II/III class 2327 ОЗУ: 2 Гб ПЗУ: 100 Гб (1 шт.) ЦП: Intel Pentium III Xeon 3093 ОЗУ: 4 Гб ПЗУ: 300 Гб (6 шт.)
---	--

8. МЕТОДИЧЕСКИЕ МАТЕРИАЛЫ ПО ДИСЦИПЛИНЕ (МОДУЛЮ)

Методическое обеспечение по дисциплине представлено в Приложении к рабочей программе дисциплины (см. документ «Методические материалы по дисциплине «Программирование специализированных вычислителей»).

Оператор ЭДО ООО "Компания "Тензор"

ДОКУМЕНТ ПОДПИСАН ЭЛЕКТРОННОЙ ПОДПИСЬЮ

ПОДПИСАНО
ЗАВЕДУЮЩИМ
КАФЕДРЫ

ФГБОУ ВО "РГРТУ", РГРТУ, Овечкин Геннадий
Владимирович, Заведующий кафедрой ВПМ

04.09.24 13:22 (MSK)

Простая подпись

ПОДПИСАНО
ЗАВЕДУЮЩИМ
ВЫПУСКАЮЩЕЙ
КАФЕДРЫ

ФГБОУ ВО "РГРТУ", РГРТУ, Овечкин Геннадий
Владимирович, Заведующий кафедрой ВПМ

04.09.24 13:22 (MSK)

Простая подпись

ПОДПИСАНО
НАЧАЛЬНИКОМ УРОП

ФГБОУ ВО "РГРТУ", РГРТУ, Ерзылёва Анна
Александровна, Начальник УРОП

04.09.24 13:44 (MSK)

Простая подпись