ПРИЛОЖЕНИЕ

МИНИСТЕРСТВО НАУКИ И ВЫСШЕГО ОБРАЗОВАНИЯ РОССИЙСКОЙ ФЕДЕРАЦИИ

ФЕДЕРАЛЬНОЕ ГОСУДАРСТВЕННОЕ БЮДЖЕТНОЕ ОБРАЗОВАТЕЛЬНОЕ УЧРЕЖДЕНИЕ ВЫСШЕГО ОБРАЗОВАНИЯ
«РЯЗАНСКИЙ ГОСУДАРСТВЕННЫЙ РАДИОТЕХНИЧЕСКИЙ УНИВЕРСИТЕТ ИМЕНИ В.Ф. УТКИНА»

Кафедра «Микро- и наноэлектроника»

ОЦЕНОЧНЫЕ МАТЕРИАЛЫ

по дисциплине

Б1.В.ДВ.01.02_« Сложнофункциональные электронные блоки»

Направление подготовки

11.03.04 «Электроника и наноэлектроника»

Направленность (профиль) подготовки

Микро- и наноэлектроника

Уровень подготовки

Академический бакалавриат

Квалификация выпускника – бакалавр

Формы обучения – очная

Рязань 2023 г.

Оценочные материалы – это совокупность учебно-методических материалов (контрольных заданий, описаний форм и процедур), предназначенных для оценки качества освоения обучающимися данной дисциплины как части основной профессиональной образовательной программы.

Цель – оценить соответствие знаний, умений и уровня приобретенных компетенций, обучающихся целям и требованиям основной профессиональной образовательной программы в ходе проведения текущего контроля и промежуточной аттестации.

Основная задача – обеспечить оценку уровня общекультурных, общепрофессиональных и профессиональных компетенций, приобретаемых обучающимся в соответствии с этими требованиями.

ПК-1.1 - проводит моделирование и исследования функциональных, статических, динамических, временных, частотных характеристик приборов, схем, устройств и установок электроники и наноэлектроники различного функционального назначения;

ПК-4.1 - проводит оценочный расчет параметров отдельных аналоговых блоков и СФ-блока в целом;

ПК-4.2 - разрабатывает уточненный (полный) вариант схемотехнического описания всего аналогового СФ-блока.

Контроль знаний проводится в форме текущего контроля и промежуточной аттестации.

Текущий контроль успеваемости проводится с целью определения степени усвоения учебного материала, своевременного выявления и устранения недостатков в подготовке обучающихся и принятия необходимых мер по совершенствованию методики преподавания учебной дисциплины (модуля), организации работы обучающихся в ходе учебных занятий и оказания им индивидуальной помощи.

К контролю текущей успеваемости относятся проверка знаний, умений и навыков, приобретенных обучающимися в ходе выполнения индивидуальных заданий на лабораторных работах. При оценивании результатов освоения лабораторных работ применяется шкала оценки «зачтено – не зачтено». Количество лабораторных работ и их тематика определена рабочей программой дисциплины, утвержденной заведующим кафедрой. Результат выполнения каждого индивидуального задания должен соответствовать всем критериям оценки в соответствии с компетенциями, установленными для заданного раздела дисциплины.

Промежуточный контроль по дисциплине осуществляется проведением зачета. Форма проведения экзамена – устный ответ по утвержденным экзаменационным билетам, сформулированным с учетом содержания учебной дисциплины. В экзаменационный билет включается два теоретических вопроса. В процессе подготовки к устному ответу экзаменуемый должен составить в письменном виде план ответа, включающий в себя определения, выводы формул, рисунки, схемы и т.п.

Паспорт фонда оценочных средств по дисциплине (модулю)

№ п/п	Контролируемые разделы (темы) дисциплины	Код контролируемой компетенции (или её части)	Вид, метод, форма оценочного мероприятия
1	2	3	4
1	Введение. Сложнофункциональные блоки в аналоговой и цифровой электронике.	ПК-1.1	экзамен
2	Схемотехника цифровых сложнофункциональных электрон-	ПК-1.1	экзамен, контроль выполнения и защита курсовой работы

	ных блоков.		
3	Схемотехника элементов памяти для сложнофункциональных электронных блоков	ПК-1.1	лабораторные работы, экзамен, контроль выполнения и защита курсовой работы
4	Схемотехника аналоговых сложнофункциональных электронных блоков.	ПК-1.1, ПК-4.1, ПК-4.2	лабораторные работы, экзамен, контроль выполнения и защита курсовой работы
5	Схемотехника аналого-цифровых и цифро-аналоговых схем в микроэлектронном исполнении.	ПК-1.1, ПК-4.1, ПК-4.2	экзамен, контроль выполнения и защита курсовой работы
6	Заключение. Тенденции развития элементной базы сложнофункциональных электронных блоков.	ПК-1.1, ПК-4.1, ПК-4.2	экзамен,

Формы текущего контроля

Текущий контроль по дисциплине «Сложнофункциональные электронные блоки» проводится в виде тестовых опросов по отдельным темам дисциплины, проверки заданий, выполняемых самостоятельно и на лабораторных занятиях, а также экспресс – опросов и заданий по лекционным материалам и лабораторным работам. Учебные пособия по дисциплине «Сложнофункциональные электронные блоки», рекомендуемые для самостоятельной работы обучающихся, содержат необходимый теоретический материал, тестовые вопросы по каждому из разделов дисциплины. Результаты ответов на вопросы тестовых заданий контролируются преподавателем.

Формы промежуточного контроля

Формой промежуточного контроля по дисциплине является теоретический экзамен. К экзамену допускаются обучающиеся, полностью выполнившие все виды учебной работы, предусмотренные учебным планом и настоящей программой. Форма проведения экзамена – устный ответ по утвержденным экзаменационным билетам, сформулированным с учетом содержания учебной дисциплины.

Критерии оценки компетенций обучающихся и шкалы оценивания

Формирование у обучающихся во время обучения в семестре указанных выше компетенций на этапах лабораторных занятий, а также самостоятельной работы оценивается по критериям шкалы оценок: «зачтено» – «не зачтено». Освоение материала дисциплины и контролируемых компетенций обучающегося служит основанием для допуска обучающегося к этапу промежуточной аттестации – экзамену.

Целью проведения промежуточной аттестации (экзамена) является проверка общепрофессиональных и профессиональных компетенций, приобретенных студентом при изучении дисциплины «Сложнофункциональные электронные блоки».

Уровень теоретической подготовки определяется составом приобретенных компетенций, усвоенных им теоретических знаний и методов, а также умением осознанно, эффективно использовать их при решении задач схемотехнического проектирования цифровых и аналоговых сложнофункциональных электронных блоков.

Экзамен организуется и осуществляется, как правило, в форме собеседования. Средством, определяющим содержание собеседования студента с экзаменатором, являются экзаме-

национный билет, содержание которого определяется ОПОП и Рабочей программой. Экзаменационный билет включает в себя, как правило, два вопроса, один из которых относятся к разделам схемотехники цифровых сложнофункциональных электронных блоков, а другой – схемотехники аналоговых сложнофункциональных электронных блоков.

Оценке на заключительной стадии экзамена подвергаются устные ответы экзаменующегося на вопросы экзаменационного билета, а также дополнительные вопросы экзаменатора. Применяются следующие критерии оценивания компетенций (результатов):

- уровень усвоения материала, предусмотренного программой;
- умение анализировать материал, устанавливать причинно-следственные связи;
- полнота, аргументированность, убежденность ответов на вопросы;
- качество ответа (общая композиция, логичность, убежденность, общая эрудиция);
- использование дополнительной литературы при подготовке к этапу промежуточной аттестации.

Для количественной оценки экзаменующегося применяется четырехбальная шкала оценок: «отлично», «хорошо», «удовлетворительно», «неудовлетворительно», что соответствует шкале «компетенции студента полностью соответствуют требованиям ФГОС ВО», «компетенции студента соответствуют требованиям ФГОС ВО», «компетенции студента в основном соответствуют требованиям ФГОС ВО», «компетенции студента не соответствуют требованиям ФГОС ВО».

К оценке уровня знаний и практических умений и навыков рекомендуется предъявлять следующие общие требования.

«Отлично»:

глубокие и твердые знания программного материала программы дисциплины, понимание сущности и взаимосвязи рассматриваемых явлений (процессов); полные, четкие, логически последовательные, правильные ответы на поставленные вопросы; умение выделять главное и делать выводы.

«Хорошо»:

достаточно полные и твёрдые знания программного материала дисциплины, правильное понимание сущности и взаимосвязи рассматриваемых явлений (процессов); последовательные, правильные, конкретные, без существенных неточностей ответы на поставленные вопросы, свободное устранение замечаний о недостаточно полном освещении отдельных положений при постановке дополнительных вопросов.

«Удовлетворительно»:

знание основного программного материала дисциплины, понимание сущности и взаимосвязи основных рассматриваемых явлений (процессов); понимание сущности обсуждаемых вопросов, правильные, без грубых ошибок ответы на поставленные вопросы, несущественные ошибки в ответах на дополнительные вопросы.

«Неудовлетворительно»:

отсутствие знаний значительной части программного материала дисциплины; неправильный ответ хотя бы на один из вопросов, существенные и грубые ошибки в ответах на дополнительные вопросы, недопонимание сущности излагаемых вопросов, неумение применять теоретические знания при решении практических задач, отсутствие навыков в обосновании выдвигаемых предложений и принимаемых решений.

Вопросы к лабораторным занятиям по дисциплине

Лабораторная работа № 1 «Исследование характеристик элемента ТТЛ и элемента ЭСЛ»	
1	Общие сведения о базовым элементе ТТЛ.
2	Принцип работы базового элемента ТТЛ.
3	Особенности логических элементов ТТЛШ.
4	Особенности маломощных элементов ТТЛ.

5	Общие сведения о базовым элементе ЭСЛ.
6	Принцип работы базового элемента ЭСЛ.
7	Принцип работы синхронного D-триггера на ЭСЛ элементах.
Лабораторная работа № 2 «Исследование характеристик элемента И2Л и логического элемента на основе КМОП структур»	
1	Общие сведения о базовым элементе $И^2Л$.
2	Принцип работы базового элемента $И^2Л$.
3	Схемы элементов «ИЛИ-НЕ» и «ИЛИ» на $И^2Л$ элементах.
4	Достоинства и недостатки $И^2Л$.
5	Общие сведения о базовым элементе КМОП.
6	Принцип работы базового элемента КМОП.
7	Применение КМОП элементов в современных СБИС
Лабораторная работа № 3 «Исследование схем токового зеркала и дифференциального каскада»	
1	Математическое описание простейшего токового зеркала на двух транзисторах.
2	Принцип работы токового зеркала.
3	Достоинства и недостатки схемы токового зеркала на двух транзисторах.
4	Принципа работы токового зеркала Уилсона.
5	Область применения токовых зеркал.
6	Область использования дифференциальных каскадов
7	Упрощенная принципиальная схема дифференциального каскада
8	Какие сигналы называют дифференциальными, а какие синфазными?
9	Симметричный и несимметричный дифференциальный каскады.
10	Назначение генератора стабильного тока в схеме дифференциального каскада.
11	Коэффициента ослабления синфазного сигнала.
Лабораторная работа № 4 «Изучение схемотехники операционных усилителей»	
1	Функциональная схема операционного усилителя.
2	Назначение функциональных узлов операционного усилителя.
3	Характеристики идеального операционного усилителя.
4	АЧХ и ФЧХ идеального и реального операционного усилителя.
6	Применение операционных усилителей.

Вопросы к экзамену

Тема 1 «Введение»	
1.1	Сложнофункциональные блоки в цифровой электронике
1.2	Сложнофункциональные блоки в аналоговой электронике
Тема 2 «Схемотехника цифровых сложнофункциональных электронных блоков.»	
2.1	Системы счисления. Позиционные системы счисления. Двоичная, восьмеричная, десятичная и шестнадцатеричная системы счисления. Переход из одной системы счисления в другую.
2.2	Основные логические функции Булевой алгебры. Понятие о логических переменных. Таблицы истинности основных логических функций и их обозначение.
2.3	Основные тождества и законы Булевой алгебры. Базисные логические функции. Переход из одного базиса в другой.
2.4	Представление логических функций в аналитическом виде. Понятие минтерма, мактерма.
2.5	Правила получения логической функции по таблице истинности.
2.6	Понятие о минимизации логических схем. Графоаналитический метод синтеза и минимизации логических схем. Карты Карно-Вейча.

2.7	Цифровые интегральные микросхемы. Основные параметры и характеристики.
2.8	Схемотехника, основные параметры и характеристики ТТЛ элемента со стандартным инвертором.
2.9	Переходные процессы в ТТЛ элементе.
2.10	Развитие схемотехники ТТЛ элементов.
2.11	Разновидности ТТЛ элементов.
2.12	Схемотехника и основные характеристики ЭСЛ элемента.
2.13	Переходные процессы в ЭСЛ элементе.
2.14	Многоярусные ЭСЛ элементы.
2.15	Инжекционные логические элементы. Основные параметры и характеристики.
2.16	Переходные процессы в $И^2Л$ элементах. Улучшение параметров таких элементов.
2.17	Схемотехника и основные характеристики КМОП ИМС.
2.18	Шифратор, дешифратор. Обозначения на принципиальных схемах и возможная схемотехническая реализация.
2.19	Мультиплексор, демультиплексор. Обозначение на принципиальных схемах и возможная схемотехническая реализация.
2.20	Сумматоры, АЛУ. Особенности построения многоразрядных сумматоров и АЛУ
2.21	Компаратор, мажоритарный элемент, ПЛМ. Назначение и особенности применения.
2.22	Триггер. Принцип работы. R-S триггер на логических элементах.
2.23	Синхронный R-S триггер. Синхронный D–триггер. Двухтактный R-S триггер.
2.24	Двухтактный D-триггер. T-триггер. J-K триггер.
2.25	Регистры. Назначение и разновидности регистров.
2.26	Счетчики. Основные принципы работы. Последовательные и параллельные счетчики.
Тема 3 «Схемотехника элементов памяти для сложнофункциональных электронных блоков»	
3.1	Запоминающие устройства. Классификация ЗУ. Общая структура ЗУ.
3.2	Элемент памяти СОЗУ на биполярных транзисторах.
3.3	Микросхемы СОЗУ. Сигналы управления СОЗУ.
3.4	ДОЗУ. Элемент памяти и структура ДОЗУ.
3.5	Микросхемы ДОЗУ. Особенности управления микросхемами ДОЗУ. Построение блоков памяти на ИМС ДОЗУ.
3.6	ПЗУ. Разновидности и классификация ПЗУ. Элементы памяти ПЗУ. Микросхемы ПЗУ.
Тема 4 «Схемотехника аналоговых сложнофункциональных электронных блоков»	
4.1	Генераторы стабильных токов в ИМС. Назначение и основные параметры. Простейшее токовое зеркало на биполярных транзисторах.
4.2	ГСТ на основе “токовых рычагов”
4.3	Токовое зеркало Уилсона. ГСТ на полевых транзисторах.
4.4	Источники опорного напряжения в ИМС. Основные параметры. ИОН на основе стабилитронов и стабисторов. Улучшение параметров таких ИОН.
4.5	ИОН с использование напряжение база–эмиттер. ИОН с температурной компенсацией.
4.6	Понятие ОУ. Основные характеристики ОУ.
4.7	Типовые схемы включения ОУ
4.8	Идеальный и реальный ОУ.
4.9	Многовходовые устройства на ИРУ
4.10	Свойства ИРУ. Основные параметры ИРУ. Влияние различных факторов на параметры ИРУ.
4.11	Статическая макромодель ОУ. Основные параметры и соотношения для ИРУ с учетом реальности макромодели. Погрешности ИРУ.
4.12	ДРУ. Вывод формулы для выходного напряжения ДРУ.
4.13	Различные схемы включения ДРУ. Погрешности ДРУ.
4.14	УПТ. Особенности схем. Параметры УПТ.

4.15	Дифференциальный каскад (ДК). Принцип работы и основные характеристики.
4.16	Основные параметры ДК. Способы балансировки ДК.
4.17	Динамическая нагрузка (ДН) в ДК. ДК с несимметричной ДН.
4.18	Каскодный ДК. ДК со схемами Дарлингтона.
4.19	ДК с транзисторами супер бетта. ДК на полевых транзисторах.
4.20	Схемы ДК с переходом к несимметричному выходу.
4.21	Каскады сдвига уровня и выходные каскады ОУ.
4.22	Частотные и скоростные свойства ОУ. Коррекция ОУ. Частотная зависимость полной амплитуды ОУ.
4.23	ОУ μA702 и 140УД1. Особенности схемотехники.
4.24	ОУ μA709. Особенности схемотехники.
4.25	ОУ μA741 с каскодным ДК. Особенности схемотехники.
4.26	Схемотехника ОУ с каскадом на транзисторах супер бетта.
4.27	Схемотехника ОУ с программируемыми свойствами.
4.28	Компараторы. Основные требования и характеристики. Особенности схемотехники компаратора μA710.
4.29	Компараторы. Основные требования и характеристики. Особенности схемотехники компаратора LM111.
Тема 5 «Схемотехника аналого-цифровых и цифро-аналоговых схем в микроэлектронном исполнении»	
5.1	Цифроаналоговое преобразование. Основные принципы преобразования.
5.2	Структура цифроаналогового преобразователя (ЦАП) с резистивными матрицами $R/2^N$ и R-2R.
5.3	Основные принципы аналого-цифрового преобразования.
5.4	Структурные схемы современных аналого-цифровых (АЦП) преобразователей.
5.5	Погрешности ЦАП и АЦП.
Тема 9 «Заключение»	
6.1	Тенденции развития элементной базы сложнофункциональных электронных блоков

Перечень типовых тем курсовых работ

1	Разработка схемотехники цифрового дешифратора
2	Разработка схемотехники цифрового шифратора
3	Разработка схемотехники цифрового мультиплексора
4	Разработка схемотехники цифрового демультиплексора
5	Разработка схемотехники цифрового полусумматора
6	Разработка схемотехники цифрового сумматора
7	Разработка схемотехники цифрового параллельного счетчика
8	Разработка схемотехники цифрового мажоритарного элемента
9	Разработка схемотехники цифрового последовательного счетчика
10	Разработка схемотехники цифрового параллельного регистра
11	Разработка схемотехники цифрового сдвигового регистра
12	Разработка схемотехники широкополосного усилителя
13	Разработка схемотехники операционного усилителя
14	Разработка схемотехники аналогового компаратора
15	Разработка схемотехники аналогового перемножителя.
16	Разработка схемотехники избирательного усилителя
17	Разработка схемотехники малошумящего усилителя
18	Разработка схемотехники быстродействующего усилителя
19	Разработка схемотехники прецизионного усилителя

20	Разработка схемотехники инструментального усилителя
21	Разработка схемотехники аналого-цифрового преобразователя
22	Разработка схемотехники цифро-аналоговых преобразователя

Аттестация студента по представленной курсовой работе (КР) осуществляется на основании следующих критериев:

Шкала оценивания	**Критерий**
Зачтено с оценкой «отлично»	–Студент строго соблюдал график выполнения КР; –содержание КР полностью соответствует заданию; –содержание КР полностью соответствует предъявляемым методическим требованиям; – разделы задания выполнялись полностью самостоятельно, студент проявил творческий подход к решению задач КР. *Процедура защиты КР* − доклад и презентация полностью отражают результаты, полученные студентом и представленные в КР; – студент показал базовые знания вопросов содержания КР, свободно оперировал данными, полученными в КР; – результаты, полученные студентом, обладают научной новизной и(или) практической значимостью; студент правильно и грамотно ответил на все поставленные вопросы.
Зачтено с оценкой «хорошо»	–Студент в основном соблюдал график выполнения КР; –содержание КР полностью соответствует заданию; –содержание КР в основном соответствует предъявляемым методическим требованиям; студентом допущены несущественные ошибки, КР выполнена с незначительными замечаниями по оформлению; –разделы задания выполнялись в основном самостоятельно с определенной консультационной поддержкой со стороны руководителя, студент проявил творческий подход к решению задач КР. *Процедура защиты КР* − доклад и презентация полностью отражают результаты, полученные студентом и представленные в КР; − студент показал знания вопросов темы КР, оперировал данными, полученными в КР; − при ответах на вопросы были допущены ошибки, которые носят несущественный характер;
Зачтено с оценкой «удовлетворительно»	–Студент не пунктуально соблюдал график выполнения КР без уважительной причины; – содержание КР соответствует заданию; –КР имеет поверхностный анализ темы и задания, большинство материалов скомпилировано из существующих источников без необходимого осмысления, имеет нечеткую последовательность изложения материала, студентом допущены существенные ошибки, КР выполнена с многочисленными замечаниями по оформлению; – разделы задания выполнялись самостоятельно лишь частично,

Шкала оценивания	Критерий
	консультационная поддержка со стороны руководителя не была должным образом воспринята студентом. *Процедура защиты КР:* - доклад и презентация поверхностны, не полностью отражают основные - результаты, полученные студентом и представленные в КР; – результаты, полученные студентом, не обладают научной новизной и(или) практической значимостью, предложения и рекомендации не имеют достаточного обоснования; – студент не дал полных и аргументированных ответов на заданные вопросы.
Не зачтено с оценкой «неудовлетворительно»	–Студент не соблюдал график выполнения КР без уважительной причины; – КР не полностью соответствует заданию; не имеет детализированного анализа собранного материала, представленные материалы скомпилированы из существующих источников без необходимого осмысления, –студентом допущены принципиальные ошибки в изложении материала, КР не соответствует требованиям к оформлению; –разделы задания КР выполнялись не самостоятельно, консультационная поддержка со стороны руководителя не оказывалась по причине неявки студента. *Процедура защиты КР:* –доклад и презентация выполнены без должной связи с результатами КР; –студент затруднился ответить на поставленные вопросы или допустил в ответах принципиальные ошибки.

Составил
к.ф.-м..н., доцент кафедры микро- и наноэлектроники Гудзев В.В.

Зав. кафедрой микро- и наноэлектроники
д.ф.-м.н., доцент Литвинов В.Г.

Оператор ЭДО ООО "Компания "Тензор"
ДОКУМЕНТ ПОДПИСАН ЭЛЕКТРОННОЙ ПОДПИСЬЮ
ПОДПИСАНО **ФГБОУ ВО "РГРТУ", РГРТУ,** Литвинов Владимир Георгиевич, Заведующий кафедрой МНЭЛ **02.11.26** 16:08 (MSK) Простая подпись