

МИНИСТЕРСТВО НАУКИ И ВЫСШЕГО ОБРАЗОВАНИЯ РОССИЙСКОЙ ФЕДЕРАЦИИ
ФЕДЕРАЛЬНОЕ ГОСУДАРСТВЕННОЕ БЮДЖЕТНОЕ ОБРАЗОВАТЕЛЬНОЕ
УЧРЕЖДЕНИЕ ВЫСШЕГО ОБРАЗОВАНИЯ
"РЯЗАНСКИЙ ГОСУДАРСТВЕННЫЙ РАДИОТЕХНИЧЕСКИЙ УНИВЕРСИТЕТ ИМЕНИ
В.Ф. УТКИНА"

СОГЛАСОВАНО

Зав. выпускающей кафедры

М.В. Ленков

УТВЕРЖДАЮ

Проректор по УР

А.В. Корячко

Электроника в системах автоматизации
рабочая программа дисциплины (модуля)

Закреплена за кафедрой	Автоматизация информационных и технологических процессов
Учебный план	15.03.04_22_00.plx 15.03.04 Автоматизация технологических процессов и производств
Квалификация	бакалавр
Форма обучения	очная
Общая трудоемкость	8 ЗЕТ

Распределение часов дисциплины по семестрам

Семестр (<Курс>.<Семестр на курсе>)	5 (3.1)		6 (3.2)		Итого	
Неделя	16		16			
Вид занятий	УП	РП	УП	РП	УП	РП
Лекции	32	32	32	32	64	64
Лабораторные	16	16	16	16	32	32
Практические	16	16	16	16	32	32
Иная контактная работа	0,65	0,65	0,35	0,35	1	1
Консультирование перед экзаменом и практикой	2	2	2	2	4	4
Итого ауд.	66,65	66,65	66,35	66,35	133	133
Контактная работа	66,65	66,65	66,35	66,35	133	133
Сам. работа	17,3	17,3	51	51	68,3	68,3
Часы на контроль	44,35	44,35	26,65	26,65	71	71
Письменная работа на курсе	15,7	15,7			15,7	15,7
Итого	144	144	144	144	288	288

г. Рязань

Программу составил(и):

к.т.н., доц., Дятлов Роман Николаевич; к.т.н., доц., Миловзоров Олег Владимирович

Рабочая программа дисциплины

Электроника в системах автоматизации

разработана в соответствии с ФГОС ВО:

ФГОС ВО - бакалавриат по направлению подготовки 15.03.04 Автоматизация технологических процессов и производств (приказ Минобрнауки России от 09.08.2021 г. № 730)

составлена на основании учебного плана:

15.03.04 Автоматизация технологических процессов и производств

утвержденного учёным советом вуза от 28.01.2022 протокол № 6.

Рабочая программа одобрена на заседании кафедры

Автоматизация информационных и технологических процессов

Протокол от 26.05.2022 г. № 10

Срок действия программы: 2022-2026 уч.г.

Зав. кафедрой Ленков Михаил Владимирович

Визирование РПД для исполнения в очередном учебном году

Рабочая программа пересмотрена, обсуждена и одобрена для
исполнения в 2023-2024 учебном году на заседании кафедры
Автоматизация информационных и технологических процессов

Протокол от _____ 2023 г. № ____

Зав. кафедрой _____

Визирование РПД для исполнения в очередном учебном году

Рабочая программа пересмотрена, обсуждена и одобрена для
исполнения в 2024-2025 учебном году на заседании кафедры
Автоматизация информационных и технологических процессов

Протокол от _____ 2024 г. № ____

Зав. кафедрой _____

Визирование РПД для исполнения в очередном учебном году

Рабочая программа пересмотрена, обсуждена и одобрена для
исполнения в 2025-2026 учебном году на заседании кафедры
Автоматизация информационных и технологических процессов

Протокол от _____ 2025 г. № ____

Зав. кафедрой _____

Визирование РПД для исполнения в очередном учебном году

Рабочая программа пересмотрена, обсуждена и одобрена для
исполнения в 2026-2027 учебном году на заседании кафедры

Автоматизация информационных и технологических процессов

Протокол от _____ 2026 г. № ____

Зав. кафедрой _____

1. ЦЕЛИ ОСВОЕНИЯ ДИСЦИПЛИНЫ (МОДУЛЯ)	
1.1	Целью освоения дисциплины является изучение практического применения основных законов электроники для методов анализа электрических цепей. Компьютерное моделирование аналоговых и цифровых электрических схем. Анализ схем на постоянном и переменном токах. Расчёт режимов цепи.

2. МЕСТО ДИСЦИПЛИНЫ (МОДУЛЯ) В СТРУКТУРЕ ОБРАЗОВАТЕЛЬНОЙ ПРОГРАММЫ	
Цикл (раздел) ОП:	Б1.О
2.1	Требования к предварительной подготовке обучающегося:
2.1.1	Математика
2.1.2	Математическая логика
2.1.3	Теоретические основы электротехники
2.1.4	Математические основы теории систем
2.1.5	Физика
2.1.6	Практика по получению первичных профессиональных умений и навыков, в том числе первичных умений и навыков научно-исследовательской деятельности
2.1.7	Учебная практика
2.2	Дисциплины (модули) и практики, для которых освоение данной дисциплины (модуля) необходимо как предшествующее:
2.2.1	Подготовка к процедуре защиты и процедура защиты выпускной квалификационной работы
2.2.2	Преддипломная практика

3. КОМПЕТЕНЦИИ ОБУЧАЮЩЕГОСЯ, ФОРМИРУЕМЫЕ В РЕЗУЛЬТАТЕ ОСВОЕНИЯ ДИСЦИПЛИНЫ (МОДУЛЯ)	
ОПК-4: Способен понимать принципы работы современных информационных технологий и использовать их для решения задач профессиональной деятельности;	
ОПК-4.1. Выполняет моделирование систем, информационных и технологических процессов при помощи современных программных средств	
Знать Современные программные средства для моделирование систем. Уметь Моделировать информационные и технологические процессы. Владеть Современными информационными технологиями.	

ОПК-6: Способен решать стандартные задачи профессиональной деятельности на основе информационной и библиографической культуры с применением информационно-коммуникационных технологий;	
ОПК-6.1. Применяет известные принципы, методы и средства для решения стандартных задач профессиональной деятельности	
Знать Информационно-коммуникационные технологии. Уметь Решать стандартные задачи профессиональной деятельности. Владеть Информационной и библиографической культурой.	

ОПК-9: Способен внедрять и осваивать новое технологическое оборудование;	
ОПК-9.1. Проводит оценку технического состояния нового технологического оборудования	
Знать Критерии оценки технического состояния нового технологического оборудования. Уметь Внедрять и осваивать новое технологическое оборудование. Владеть Нормативной документацией.	

ОПК-13: Способен применять стандартные методы расчета при проектировании систем автоматизации технологических процессов и производств;	
ОПК-13.1. Применяет стандартные исполнительные и управляющие устройства, средства автоматизации, измерительной и вычислительной техники в соответствии с техническим заданием	

Знать Средства автоматизации, измерительную и вычислительную технику.
Уметь Применять стандартные исполнительные и управляющие устройства.
Владеть Стандартными методами расчёта при проектировании систем автоматизации технологических процессов и производств.
ОПК-13.2. Использует стандартные методы расчета системы и отдельных устройств
Знать Стандартные методы расчета системы и отдельных устройств.
Уметь Использовать ГОСТы и нормативную документацию.
Владеть Методами расчёта устройств и приборов.

ОПК-14: Способен разрабатывать алгоритмы и компьютерные программы, пригодные для практического применения.

ОПК-14.1. Разрабатывает алгоритмы управления различными устройствами и системами
Знать Алгоритмы управления различными устройствами и системами.
Уметь Разрабатывать компьютерные программы.
Владеть Современными языками программирования.

В результате освоения дисциплины (модуля) обучающийся должен

3.1 Знать:	
3.1.1	Принципы проектирования электрических цепей на ЭВМ. Принципы построения и работы электротехнических и электронных устройств автоматики.
3.2 Уметь:	
3.2.1	Анализировать выходные данные и обрабатывать их на ЭВМ. Составлять электрические схемы электротехнических и электронных устройств, правильно выбирать и применять необходимые устройства в системах управления машиностроительных комплексов.
3.3 Владеть:	
3.3.1	Навыками аналитического и экспериментального исследования основных процессов, имеющих место в электротехнических и электронных устройствах систем управления машиностроительных комплексов. Программным обеспечением для моделирования электрических цепей.

4. СТРУКТУРА И СОДЕРЖАНИЕ ДИСЦИПЛИНЫ (МОДУЛЯ)

Код занятия	Наименование разделов и тем /вид занятия/	Семестр / Курс	Часов	Компетенции	Литература	Форма контроля
	Раздел 1. Электроника в системах автоматизации					
1.1	Полупроводниковые элементы и основы микроэлектроники /Тема/	5	0			
1.2	Физические основы полупроводниковой электроники. Виды электронных приборов. Электрофизические свойства полупроводников. Р-п-переход и его свойства. Основные технологические процессы изготовления р-п- переходов. Полупроводниковые диоды. Выпрямительные диоды. Стабилитроны. Диоды Шоттки. Варикапы. Светодиоды. Фотодиоды.	5	5	ОПК-14.1-З ОПК-14.1-У	Л1.1 Л1.2Л2.1Л3.2 Э1 Э2	Контрольные вопросы
1.3	Выпрямительные устройства на полупроводниковых приборах. /Лаб/	5	4	ОПК-14.1-В ОПК-13.1-З	Л1.1 Л1.2Л2.1Л3.2 Э1 Э2	Защита лабораторной работы
1.4	Режимы работы полупроводниковых схем. /Пр/	5	4	ОПК-13.1-У ОПК-13.1-В	Л1.2Л2.1Л3.2 Э1 Э2	Отчёт по практическому занятию

1.5	Физические процессы в полупроводниках. /Ср/	5	2,5	ОПК-13.2-3 ОПК-13.2-У	Л1.1 Л1.2Л2.1Л3.2 Э1 Э2	Устный опрос
1.6	Транзисторы и транзисторные схемы /Тема/	5	0			
1.7	Биполярные транзисторы. Схема с общей базой. Схема с общим эмиттером. Входные и выходные характеристики схемы с общим эмиттером. Схема с общим коллектором. Технология изготовления биполярных транзисторов. Полевые транзисторы. Полевые транзисторы с управляющим р-п-переходом. Полевые транзисторы с изолированным затвором. Тиристоры. Основы микроэлектроники. /Лек/	5	5	ОПК-9.1-3 ОПК-9.1-У	Л1.1 Л1.2Л2.1Л3.2 Э1 Э2	Контрольные вопросы
1.8	Исследование характеристик и параметров биполярных транзисторов /Лаб/	5	2	ОПК-9.1-В ОПК-6.1-3	Л1.1 Л1.2Л2.1Л3.2 Э1 Э2	Защита лабораторной работы
1.9	Расчёт параметров транзистора. /Пр/	5	2	ОПК-6.1-У ОПК-6.1-В	Л1.2Л2.1Л3.2 Э1 Э2	Отчёт по практическому занятию
1.10	Технология полупроводниковых ИМС. Компоненты ИМС. /Ср/	5	2,5	ОПК-4.1-3 ОПК-4.1-У	Л1.1 Л1.2Л2.1Л3.2 Э1 Э2	Устный опрос
1.11	Схемы усиления сигналов /Тема/	5	0			
1.12	Усилители. Усилители и их место в электронных устройствах. Основные параметры усилителей. Каскады усилителей низкой частоты. Каскады на биполярных транзисторах. Отрицательная обратная связь в усилителях. Усилительные каскады на полевых транзисторах. Дифференциальный каскад. Выходные каскады усилителей. Режимы работы выходных каскадов усилителей. Однотактные и двухтактные выходные каскады. /Лек/	5	5	ОПК-4.1-В	Л1.1 Л1.2Л2.1Л3.2 Э1 Э2	Контрольные вопросы
1.13	Исследование статических характеристик полевых транзисторов с управляемым р-п-переходом /Лаб/	5	4	ОПК-4.1-У	Л1.1 Л1.2Л2.1Л3.2 Э1 Э2	Защита лабораторной работы
1.14	Расчёт усилительных устройств на операционных транзисторах. /Пр/	5	2	ОПК-4.1-3	Л1.2Л2.1Л3.2 Э1 Э2	Отчёт по практическому занятию
1.15	Схемы усиления высокочастотных сигналов. /Ср/	5	2,5	ОПК-6.1-В	Л1.1 Л1.2Л2.1Л3.2 Э1 Э2	Устный опрос
1.16	Операционные усилители и схемы на их основе /Тема/	5	0			
1.17	Свойства операционных усилителей. Основные схемы включения операционных усилителей. Вычислительные схемы на основе операционных усилителей. Схема суммирования. Схема вычитания. Схемы интегрирования и дифференцирования. Функциональные преобразователи. Генераторы на основе операционных усилителей. Мультивибратор. Генератор пилообразного напряжения. /Лек/	5	4	ОПК-6.1-У	Л1.1 Л1.2Л2.1Л3.2 Э1 Э2	Контрольные вопросы

1.18	Однокаскадный усилитель переменного тока на биполярном транзисторе /Лаб/	5	2	ОПК-6.1-3	Л1.1 Л1.2Л2.1Л3.2 Э1 Э2	Защита лабораторной работы
1.19	Расчёт схем на операционных усилителях. /Пр/	5	2	ОПК-9.1-В	Л1.2Л2.1Л3.2 Э1 Э2	Отчёт по практическому занятию
1.20	Компараторы, цифроаналоговые и аналогоцифровые преобразователи. /Ср/	5	2,5	ОПК-9.1-У	Л1.1 Л1.2Л2.1Л3.2 Э1 Э2	Устный опрос
1.21	Источники вторичного электропитания /Тема/	5	0			
1.22	Структуры источников электропитания. Выпрямительные устройства. Сглаживающие фильтры. Линейные стабилизаторы напряжения. Импульсные стабилизаторы напряжения. Силовые устройства на основе тиристоров и мощных транзисторов. Управляемые выпрямители. Инверторы и преобразователи частоты. Тиристорное управление двигателем постоянного тока. Электромагнитная совместимость электронных устройств. Помехи в цепях питания. /Лек/	5	5	ОПК-9.1-3	Л1.1 Л1.2Л2.1Л3.2 Э1 Э2	Контрольные вопросы
1.23	Компьютерное моделирование вторичного источника питания /Лаб/	5	4	ОПК-13.2-В	Л1.1 Л1.2Л2.1Л3.2 Э1 Э2	Защита лабораторной работы
1.24	Расчёт вторичного источника питания /Пр/	5	2	ОПК-13.2-У	Л1.2Л2.1Л3.2 Э1 Э2	Отчёт по практическому занятию
1.25	Экранирование электронных устройств. Использование гальванической развязки. Конструктивные методы борьбы с помехами. /Ср/	5	2,5	ОПК-13.2-3	Л1.1 Л1.2Л2.1Л3.2 Э1 Э2	Устный опрос
1.26	Основы схемотехники цифровых устройств /Тема/	5	0			
1.27	Двоичная система счисления. Алгебра логики. Основные теоремы и положения алгебры логики. Булевы функции. Минимизация булевых функций. Минимизация булевых функций с помощью карт Карно. Алгебра логики и цифровые электронные схемы. Ключевые схемы. Ключевая схема на биполярном транзисторе. Ключевая схема на комплементарных транзисторах. /Лек/	5	4	ОПК-13.2-В	Л1.1 Л1.2Л2.1Л3.2 Э1 Э2	Контрольные вопросы
1.28	Синтез логических схем /Пр/	5	2	ОПК-13.2-У	Л1.2Л2.1Л3.2 Э1 Э2	Отчёт по практическому занятию
1.29	Интегральные схемы логических устройств /Ср/	5	2,5	ОПК-13.2-3	Л1.1 Л1.2Л2.1Л3.2 Э1 Э2	Устный опрос
1.30	Логические и функциональные элементы интегральных микросхем /Тема/	5	0			
1.31	Транзисторно-транзисторные логические элементы. Логические элементы на КМОП-транзисторах. Дешифраторы и шифраторы. Распределители и мультиплексоры. Реализация логических функций на основе мультиплексоров. Сумматоры. Синтез одноразрядного сумматора. Последовательный многоразрядный сумматор. Параллельные сумматоры. /Лек/	5	4	ОПК-13.1-В	Л1.1 Л1.2Л2.1Л3.2 Э1 Э2	Контрольные вопросы

1.32	Проектирование функциональных логических схем /Пр/	5	2	ОПК-13.1-У	Л1.2Л2.1Л3.2 Э1 Э2	Отчёт по практическому занятию
1.33	Наращивание разрядности дешифраторов. Направления развития сумматоров. /Ср/	5	2,3	ОПК-13.1-У	Л1.1 Л1.2Л2.1Л3.2 Э1 Э2	Устный опрос
1.34	Промежуточная аттестация /Тема/	5	0			
1.35	Подготовка к экзамену /Экзамен/	5	44,35	ОПК-14.1-3	Л1.2Л2.1Л3.2 Э1 Э2	Вопросы к экзамену
1.36	Консультация перед экзаменом /Кнс/	5	2	ОПК-14.1-3	Л1.2Л2.1Л3.2 Э1 Э2	Вопросы к экзамену
1.37	Сдача экзамена /ИКР/	5	0,65	ОПК-4.1-В	Л1.2Л2.1Л3.2 Э1 Э2	Билеты к экзамену
1.38	Курсовой проект /КПКР/	5	15,7	ОПК-13.1-3	Л1.2Л2.1Л3.2 Э1 Э2	Защита курсового проекта
	Раздел 2. Схемотехника в системах автоматизации					
2.1	Арифметико-логические устройства и матричные умножители /Тема/	6	0			
2.2	Триггеры. Триггер с установочными входами (RS-триггер). Триггер задержки (D-триггер). Т-триггер. JK-триггер. Счетчики. Регистры. Регистровые файлы. Регистры сдвига. Универсальные регистры. /Лек/	6	7	ОПК-14.1-3 ОПК-13.1-3 ОПК-9.1-3 ОПК-4.1-3	Л1.2Л2.1Л3.2 Э1 Э2	Контрольные вопросы
2.3	Компьютерное моделирование устройств на триггерах. /Лаб/	6	4	ОПК-14.1-3	Л1.2Л2.1Л3.1 Л3.2 Э1 Э2	Защита лабораторной работы
2.4	Режимы работы триггеров. /Пр/	6	3	ОПК-14.1-3	Л1.1 Л1.2Л2.1Л3.2 Э1 Э2	Отчёт по практическому занятию
2.5	Физические реализации триггеров. /Ср/	6	8,5	ОПК-14.1-3	Л1.2Л2.1Л3.2 Э1 Э2	Устный опрос
2.6	Запоминающие устройства /Тема/	6	0			
2.7	Важнейшие параметры ЗУ. Классификация полупроводниковых ЗУ. Структура адресных ЗУ. Запоминающие устройства для хранения постоянной информации. Масочные ЗУ. ЗУ типа PROM. ЗУ типов EPROM и EEPROM. Флэш- память. Запоминающие устройства для хранения оперативной информации. Статические ЗУ. Динамические ЗУ. /Лек/	6	7	ОПК-14.1-3	Л1.2Л2.1Л3.2 Э1 Э2	Контрольные вопросы
2.8	Компьютерное моделирование ячеек памяти /Лаб/	6	4	ОПК-14.1-3	Л1.2Л2.1Л3.2 Э1 Э2	Защита лабораторной работы
2.9	Проектирование элементов памяти на ЭВМ /Пр/	6	1	ОПК-14.1-3	Л1.2Л2.1Л3.2 Э1 Э2	Отчёт по практическому занятию
2.10	Современные цифровые устройства хранения данных /Ср/	6	8,5	ОПК-14.1-3	Л1.2Л2.1Л3.2 Э1 Э2	Устный опрос
2.11	Микропроцессоры /Тема/	6	0			

2.12	Структура и принципы работы микропроцессорной системы. Режимы обмена в микропроцессорной системе. Однокристальный микропроцессор Intel 8086 (K1810 BM86). Структура МП Intel 8086. Мультиплексирование информационных линий. Сегментация памяти. Управляющие сигналы МП Intel 8086. Структура команды МП Intel 8086. Режимы адресации и система команд микропроцессора Intel 8086. Режимы адресации. Система команд. Тенденции развития однокристальных микропроцессоров и систем на их основе. /Лек/	6	7	ОПК-14.1-3	Л1.2Л2.1Л3.2 Э1 Э2	Контрольные вопросы
2.13	Основные языка Ассемблер для процессора Intel 8086 /Лаб/	6	4	ОПК-14.1-3	Л1.2Л2.1Л3.2 Э1 Э2	Защита лабораторной работы
2.14	Режима работы микропроцессора /Пр/	6	3	ОПК-13.1-3	Л1.2Л2.1Л3.2 Э1 Э2	Отчёт по практическому занятию
2.15	Основные этапы развития однокристальных микропроцессоров /Ср/	6	8,5	ОПК-13.1-3	Л1.1 Л1.2Л2.1Л3.2 Э1 Э2	Устный опрос
2.16	Микроконтроллеры /Тема/	6	0			
2.17	Интерфейсные устройства. Интерфейсы и интерфейсные БИС. Шинные формирователи и буферные регистры. Параллельные периферийные адаптеры. Программируемые связные адаптеры. Программируемые контроллеры. Программируемые контроллеры прерываний. Контроллеры прямого доступа к памяти. /Лек/	6	3	ОПК-13.1-3	Л1.2Л2.1Л3.2 Э1 Э2	Контрольные вопросы
2.18	Язык релейной (лестничной) логики. /Пр/	6	3	ОПК-13.1-3	Л1.2Л2.1Л3.2 Э1 Э2	Отчёт по практическому занятию
2.19	Программирование микроконтроллера. /Лаб/	6	4	ОПК-13.1-3	Л1.2Л2.1Л3.2 Э1 Э2	Защита лабораторной работы
2.20	Программируемые интервальные таймеры /Ср/	6	8,5	ОПК-13.1-3	Л1.1 Л1.2Л2.1Л3.2 Э1 Э2	Устный опрос
2.21	Автоматизированное проектирование электронных устройств /Тема/	6	0			
2.22	Средства программируемой матричной логики. Программируемые логические матрицы. Программируемая матричная логика. Модернизация схем ПЛМ и ПМЛ. Базовые матричные кристаллы. Программируемые логические интегральные схемы. Средства обеспечения программируемости ПЛИС. Сложные программируемые логические устройства (CPLD). Программируемые пользователем вентильные матрицы (FPGA). СБИС программируемой логики «система на кристалле». /Лек/	6	4	ОПК-13.1-3	Л1.2Л2.1Л3.2 Э1 Э2	Контрольные вопросы
2.23	Обзор современных пакетов автоматизированного проектирования электронной аппаратуры. /Пр/	6	3	ОПК-13.1-3	Л1.2Л2.1Л3.2 Э1 Э2	Отчёт по практическому занятию
2.24	Средства автоматизированного проектирования электронных устройств. /Ср/	6	8,5	ОПК-13.1-3	Л1.1 Л1.2Л2.1Л3.2 Э1 Э2	Устный опрос
2.25	Микроархитектуры процессоров /Тема/	6	0			

2.26	Микроархитектура Р6. Структура процессоров Р6. Подсистема упорядоченной предварительной обработки. Подсистема исполнения с изменением последовательности. Набор исполнительных блоков. Подсистема упорядоченного завершения. Подсистема памяти. Порядок выполнения команд программы. Микроархитектура NetBurst. Структура процессоров NetBurst. Входная подсистема. Подсистема исполнения с изменением последовательности. Подсистема исполнения. Подсистема памяти. Описание конвейера. Система повторного исполнения микроопераций. Технология Hyper Threading. /Лек/	6	4	ОПК-13.1-3	Л1.2Л2.1Л3.2 Э1 Э2	Контрольные вопросы
2.27	Специализированные блоки современных микропроцессоров /Пр/	6	3	ОПК-9.1-3	Л1.2Л2.1Л3.2 Э1 Э2	Отчёт по практическому занятию
2.28	Микроархитектура многоядерных процессоров. Микроархитектура Nehalem. Микроархитектура Skylake. /Ср/	6	8,5	ОПК-9.1-3	Л1.1 Л1.2Л2.1Л3.2 Э1 Э2	Устный опрос
2.29	Промежуточная аттестация /Тема/	6	0			
2.30	Подготовка к экзамену /Экзамен/	6	26,65	ОПК-9.1-3	Л1.1 Л1.2Л2.1Л3.2 Э1 Э2	Вопросы к экзамену
2.31	Консультирование перед экзаменом /Кнс/	6	2	ОПК-13.1-3	Л1.2Л2.1Л3.1 Л3.2 Э1 Э2	Вопросы к экзамену
2.32	Сдача экзамена /ИКР/	6	0,35	ОПК-6.1-У	Л1.2Л2.1Л3.1 Л3.2 Э1 Э2	Билеты к экзамену

5. ОЦЕНОЧНЫЕ МАТЕРИАЛЫ ПО ДИСЦИПЛИНЕ (МОДУЛЮ)

Оценочные материалы приведены в приложении к рабочей программе дисциплины (см. документ «Оценочные материалы по дисциплине «Электроника в системах автоматизации»»).

6. УЧЕБНО-МЕТОДИЧЕСКОЕ И ИНФОРМАЦИОННОЕ ОБЕСПЕЧЕНИЕ ДИСЦИПЛИНЫ (МОДУЛЯ)

6.1. Рекомендуемая литература

6.1.1. Основная литература

№	Авторы, составители	Заглавие	Издательство, год	Количество/название ЭБС
Л1.1	Козлова И. С.	Электротехника : учебное пособие	Саратов: Научная книга, 2019, 159 с.	978-5-9758-1824-9, http://www.iprbookshop.ru/81070.html
Л1.2	Миловзоров О.В., Панков И.Г.	Электроника : учеб. для прикладного бакалавриата	М.: Юрайт, 2017, 345с.; прил.	978-5-534-00077-1

6.1.2. Дополнительная литература

№	Авторы, составители	Заглавие	Издательство, год	Количество/название ЭБС
---	---------------------	----------	-------------------	-------------------------

№	Авторы, составители	Заглавие	Издательство, год	Количество/название ЭБС
Л2.1	Тонн Д. А.	Электротехника и электроника: теория и лабораторная практика : учебное пособие	Воронеж: Воронежский государственный архитектурно-строительный университет, ЭБС АСВ, 2019, 139 с.	978-5-7731-0759-0, http://www.iprbookshop.ru/93348.html

6.1.3. Методические разработки

№	Авторы, составители	Заглавие	Издательство, год	Количество/название ЭБС
Л3.1	Корниенко В. Т.	Модели аналоговых и цифровых функциональных блоков радиотехнических устройств в проектах Multisim : учебное пособие	Саратов: Ай Пи Эр Медиа, 2017, 143 с.	978-5-4486-0277-1, http://www.iprbookshop.ru/74391.html
Л3.2	Марченко А.Л., Освальд С.В.	Лабораторный практикум по электротехнике и электронике в среде Multisim : учеб. пособие	М.: ДМК Пресс, 2010, 448с.+CD-ROM	978-5-94074-593-8

6.2. Перечень ресурсов информационно-телекоммуникационной сети "Интернет"

Э1	Электронная библиотечная система Издательства Лань [Электронный ресурс]. – Электрон. дан. – Режим доступа: https://e.lanbook.com/
Э2	Электронная библиотечная система «IPRbooks» [Электронный ресурс]. – Электрон. дан. – Режим доступа: http://www.iprbookshop.ru/

6.3 Перечень программного обеспечения и информационных справочных систем

6.3.1 Перечень лицензионного и свободно распространяемого программного обеспечения, в том числе отечественного производства

Наименование	Описание
Adobe Acrobat Reader	Свободное ПО
Chrome	Свободное ПО
Mathcad University Classroom	Бессрочно. Лицензия на ПО PKG-7517-LN, SON – 2469998, SCN – 8A1365510

6.3.2 Перечень информационных справочных систем

6.3.2.1	Информационно-правовой портал ГАРАНТ.РУ http://www.garant.ru
---------	---

7. МАТЕРИАЛЬНО-ТЕХНИЧЕСКОЕ ОБЕСПЕЧЕНИЕ ДИСЦИПЛИНЫ (МОДУЛЯ)

1	117 учебно-административный корпус. Учебная аудитория для проведения занятий лекционного и семинарского типа, групповых и индивидуальных консультаций, текущего контроля и промежуточной аттестации Всего 28 мест (без учёта места преподавателя и работников). 14 компьютеров (без учёта компьютера преподавателя и работников), из них: 2 компьютера FORMOZA на базе Core2 - 6700 6 компьютеров PERSONAL 4 компьютеров Intel Core i-3 1 компьютер Celeron 1 компьютер Pentium 4 с возможностью подключения к сети «Интернет» и обеспечением доступа в электронную информационно-образовательную среду РГРТУ. 1 мультимедиа проектор NEC - NP 200 A, 1 экран. Посадочные места: студенты - 14 столов + 28 стульев.
2	117а учебно-административный корпус. Учебная аудитория для проведения занятий лекционного и семинарского типа, групповых и индивидуальных консультаций, текущего контроля и промежуточной аттестации Всего 50 место (без учёта места преподавателя). 1 мультимедиа проектор BenQ 721, 1 документ-камера Aver Visio 330, 1 экран, 1 компьютер FORMOZA на базе Core2 - 6700 с возможностью подключения к сети «Интернет» и обеспечением доступа в электронную информационно-образовательную среду РГРТУ. Посадочные места: студенты - 25 столов + 50 стульев. преподаватель - 1 стол + 1 стул. 1 доска аудиторная.

8. МЕТОДИЧЕСКИЕ МАТЕРИАЛЫ ПО ДИСЦИПЛИНЕ (МОДУЛЮ)

Методическое обеспечение дисциплины приведено в приложении к рабочей программе дисциплины (см. документ «Методические указания дисциплины «Электроника в системах автоматизации»»).	ФГБОУ ВО "РГРТУ", РГРТУ, Ленков Михаил Владимирович 26.09.2022 11:15 (MSK), Простая подпись
---	--

Подписано заведующим выпускающей кафедры ФГБОУ ВО "РГРТУ", РГРТУ, Ленков Михаил Владимирович
26.09.2022 11:15 (MSK), Простая подпись

Подписано проректором по УР ФГБОУ ВО "РГРТУ", РГРТУ, Корячко Алексей Вячеславович, Проректор по учебной работе
04.10.2022 14:55 (MSK), Простая подпись