

МИНИСТЕРСТВО НАУКИ И ВЫСШЕГО ОБРАЗОВАНИЯ
РОССИЙСКОЙ ФЕДЕРАЦИИ
Федеральное государственное бюджетное образовательное учреждение
высшего образования
РЯЗАНСКИЙ ГОСУДАРСТВЕННЫЙ РАДИОТЕХНИЧЕСКИЙ
УНИВЕРСИТЕТ ИМЕНИ В.Ф. УТКИНА

Кафедра радиотехнических систем

МЕТОДИЧЕСКИЕ МАТЕРИАЛЫ

по дисциплине (модулю)

Б1.В.04 «Основы проектирования систем на ПЛИС»

Направление подготовки

11.04.01 Радиотехника

Направленность (профиль) подготовки

Радиотехнические системы локации, навигации и радиоэлектронной борьбы
Беспроводные технологии в радиотехнических системах и устройствах

Уровень подготовки

магистратура

Программа подготовки

академическая магистратура

Квалификация выпускника – магистр

Форма обучения – очная, очно-заочная

Дисциплина предусматривает лекции и практические занятия .

Изучение курса завершается экзаменом.

Успешное изучение курса требует посещения лекций, активной работы на практических занятиях , выполнения всех учебных заданий преподавателя, ознакомления с основной и дополнительной литературой.

Указания в рамках лекций

Во время лекции студент должен вести краткий конспект.

Первый просмотр записей желательно сделать в день лекции. Лекцию необходимо прочитать, заполнить пропуски, расшифровать и уточнить некоторые сокращения, дополнить некоторые недописанные примеры. Особое внимание следует уделить содержанию понятий. Все новые понятия должны выделяться в тексте, чтобы их легко можно было отыскать и запомнить. Лекционный материал является важным, но не единственным для изучения учебной дисциплины. Его необходимо дополнить материалом из рекомендуемой литературы по теме. Если обучающемуся самостоятельно не удалось разобраться в материале, необходимо сформулировать вопросы и обратиться за помощью к преподавателю на консультации или ближайшей лекции.

Обучающимся необходимо регулярно отводить время для повторения пройденного материала, проверяя свои знания, умения и навыки по контрольным вопросам.

При конспектировании VHDL-кода программ рекомендуется отступами показывать вложенность основных его блоков.

Указания в рамках практических (семинарских) занятий

Практические (семинарские) занятия составляют важную часть профессиональной подготовки студентов. Основная цель проведения практических (семинарских) занятий – формирование у студентов практических навыков по проектированию цифровых устройств средствами языка VHDL в САПР Quartus II.

Методические указания к практическим (семинарским) занятиям по дисциплине наряду с рабочей программой и графиком учебного процесса относятся к методическим документам, определяющим уровень организации и качества образовательного процесса. Содержание практических занятий фиксируется в рабочей программе дисциплины в разделе 4.

При подготовке к практическим (семинарским) занятиям необходимо просмотреть конспекты лекций и методические указания, рекомендованную литературу по данной теме.

Указания в рамках самостоятельной работы студентов

Рекомендуется проводить самостоятельную подготовку по материалам, прочитанным на лекциях, а также использовать сведения из основной и дополнительной рекомендуемой литературы, в том числе методических указаний .

Обучающимся рекомендуется внимательно ознакомиться с вопросами, которые предусматривают самостоятельное изучение, и осмыслить характер

задания. Затем следует найти источники информации по соответствующему вопросу, используя предложенный преподавателем список обязательной и дополнительной литературы, а также ресурсы интернета. Во время чтения рекомендуется осуществлять теоретический анализ текста: выделять главные мысли, находить аргументы, подтверждающие основные тезисы, а также иллюстрирующие их примеры и т.д. После этого можно приступать к выполнению задания, при этом важно помнить, что выполненное задание во всех случаях должно отражать основные выводы, к которым пришли в процессе самостоятельной учебной деятельности.

Указания в рамках подготовки к итоговой аттестации

При подготовке к экзамену в дополнение к изучению конспектов лекций необходимо пользоваться учебной литературой, рекомендованной к настоящей рабочей программе. При подготовке к промежуточной аттестации нужно изучить теорию и самостоятельно решить задачи по синтезу на языке VHDL типовых цифровых устройств и при необходимости проверить правильность синтеза путем моделирования в САПР Quartus II.

К итоговой аттестации допускаются обучающиеся, выполнившие и сдавшие все лабораторные работы.

Экзамен проводится в письменно-устной форме и заключается в ответе на 2 теоретических вопроса (в устной форме) и решении задачи (в письменной форме).

Оценка «отлично» выставляется, если решена задача и даны правильные ответы не менее чем на 80% материалов вопросов, «хорошо» – решена задача и даны правильные ответы не менее чем на 60% материалов вопросов, «удовлетворительно» – решена задача или даны ответы не менее чем на 40% материалов вопросов.